

PATENT ASSIGNMENT COVER SHEET

Electronic Version v1.1
 Stylesheet Version v1.2

EPAS ID: PAT2719029

SUBMISSION TYPE:	NEW ASSIGNMENT																																
NATURE OF CONVEYANCE:	ASSIGNMENT																																
CONVEYING PARTY DATA																																	
<table border="1"> <thead> <tr> <th>Name</th> <th>Execution Date</th> </tr> </thead> <tbody> <tr> <td>THOMAS RICHTER</td> <td>01/17/2014</td> </tr> <tr> <td>MAREN KRASS</td> <td>01/17/2014</td> </tr> </tbody> </table>		Name	Execution Date	THOMAS RICHTER	01/17/2014	MAREN KRASS	01/17/2014																										
Name	Execution Date																																
THOMAS RICHTER	01/17/2014																																
MAREN KRASS	01/17/2014																																
RECEIVING PARTY DATA																																	
<table border="1"> <tr> <td>Name:</td> <td>PACT XPP TECHNOLOGIES AG</td> </tr> <tr> <td>Street Address:</td> <td>WALTER-GROPIUS-STR. 15 80807</td> </tr> <tr> <td>City:</td> <td>MUNICH</td> </tr> <tr> <td>State/Country:</td> <td>GERMANY</td> </tr> </table>		Name:	PACT XPP TECHNOLOGIES AG	Street Address:	WALTER-GROPIUS-STR. 15 80807	City:	MUNICH	State/Country:	GERMANY																								
Name:	PACT XPP TECHNOLOGIES AG																																
Street Address:	WALTER-GROPIUS-STR. 15 80807																																
City:	MUNICH																																
State/Country:	GERMANY																																
PROPERTY NUMBERS Total: 116																																	
<table border="1"> <thead> <tr> <th>Property Type</th> <th>Number</th> </tr> </thead> <tbody> <tr><td>Patent Number:</td><td>5943242</td></tr> <tr><td>Patent Number:</td><td>6859869</td></tr> <tr><td>Patent Number:</td><td>6425068</td></tr> <tr><td>Patent Number:</td><td>7237087</td></tr> <tr><td>Patent Number:</td><td>8156312</td></tr> <tr><td>Patent Number:</td><td>6728871</td></tr> <tr><td>Patent Number:</td><td>7565525</td></tr> <tr><td>Patent Number:</td><td>7822968</td></tr> <tr><td>Patent Number:</td><td>6338106</td></tr> <tr><td>Application Number:</td><td>90010979</td></tr> <tr><td>Application Number:</td><td>90011087</td></tr> <tr><td>Patent Number:</td><td>6513077</td></tr> <tr><td>Application Number:</td><td>90011798</td></tr> <tr><td>Patent Number:</td><td>6721830</td></tr> <tr><td>Patent Number:</td><td>7243175</td></tr> </tbody> </table>		Property Type	Number	Patent Number:	5943242	Patent Number:	6859869	Patent Number:	6425068	Patent Number:	7237087	Patent Number:	8156312	Patent Number:	6728871	Patent Number:	7565525	Patent Number:	7822968	Patent Number:	6338106	Application Number:	90010979	Application Number:	90011087	Patent Number:	6513077	Application Number:	90011798	Patent Number:	6721830	Patent Number:	7243175
Property Type	Number																																
Patent Number:	5943242																																
Patent Number:	6859869																																
Patent Number:	6425068																																
Patent Number:	7237087																																
Patent Number:	8156312																																
Patent Number:	6728871																																
Patent Number:	7565525																																
Patent Number:	7822968																																
Patent Number:	6338106																																
Application Number:	90010979																																
Application Number:	90011087																																
Patent Number:	6513077																																
Application Number:	90011798																																
Patent Number:	6721830																																
Patent Number:	7243175																																

Patent Number:	7337249
Patent Number:	7650448
Patent Number:	7899962
Patent Number:	8195856
Patent Number:	6119181
Application Number:	90010450
Patent Number:	6088795
Patent Number:	7028107
Patent Number:	6477643
Patent Number:	7822881
Patent Number:	6021490
Patent Number:	7174443
Patent Number:	6038650
Patent Number:	6405299
Patent Number:	7010667
Patent Number:	6081903
Patent Number:	6526520
Patent Number:	6968452
Patent Number:	6542998
Patent Number:	7036036
Patent Number:	RE44383
Patent Number:	RE44365
Application Number:	12909150
Application Number:	12909203
Patent Number:	6697979
Patent Number:	7584390
Application Number:	12495465
Patent Number:	6480937
Patent Number:	6687788
Patent Number:	6990555
Patent Number:	6571381
Patent Number:	7996827
Application Number:	13177820
Patent Number:	7210129
Patent Number:	8230411

	12720898
Application Number:	12840559
Patent Number:	8312200
Patent Number:	7581076
Application Number:	12496012
Application Number:	12944068
Application Number:	13043102
Patent Number:	8127061
Application Number:	13324048
Patent Number:	7003660
Patent Number:	8301872
Patent Number:	8468329
Application Number:	13872779
Application Number:	10469910
Application Number:	12389116
Patent Number:	8281108
Patent Number:	7657877
Application Number:	12640201
Patent Number:	7480825
Patent Number:	8069373
Patent Number:	8407525
Application Number:	13796215
Patent Number:	7266725
Patent Number:	7840842
Patent Number:	7595659
Patent Number:	8058899
Patent Number:	8471593
Patent Number:	7444531
Patent Number:	8099618
Patent Number:	8312301
Application Number:	13653639
Application Number:	10501903
Patent Number:	7577822
Application Number:	10508559
Application Number:	12729090

	12729932
Patent Number:	8156284
Application Number:	10561135
Application Number:	12947167
Application Number:	12570943
Patent Number:	8429385
Application Number:	12571173
Application Number:	13023796
Application Number:	14149371
Patent Number:	7434191
Patent Number:	8209653
Patent Number:	7657861
Patent Number:	8281265
Patent Number:	7394284
Patent Number:	7602214
Patent Number:	7782087
Patent Number:	7928763
Patent Number:	8310274
Application Number:	13626047
Patent Number:	7844796
Patent Number:	8145881
Application Number:	12389274
Application Number:	10551891
Application Number:	12571195
Application Number:	11883670
Application Number:	13026475
Patent Number:	8250503
Application Number:	13491935
Application Number:	12743356
Application Number:	12745335
Application Number:	12746570

CORRESPONDENCE DATA

Fax Number:

Phone:

4088872281

Email:

emi@alliacense.com

PATENT
REEL: 032225 FRAME: 0092

Correspondence will be sent via US Mail when the email attempt is unsuccessful.

Correspondent Name: EMI RHODES
Address Line 1: 20883 STEVENS CREEK BLVD
Address Line 2: SUITE 100
Address Line 4: CUPERTINO, CALIFORNIA 95014

ATTORNEY DOCKET NUMBER:	PACT
NAME OF SUBMITTER:	EMI RHODES
Signature:	/Emi Rhodes/
Date:	02/08/2014

Total Attachments: 45

source=140206_PACT_Assignment_Legal_Documents#page1.tif
source=140206_PACT_Assignment_Legal_Documents#page2.tif
source=140206_PACT_Assignment_Legal_Documents#page3.tif
source=140206_PACT_Assignment_Legal_Documents#page4.tif
source=140206_PACT_Assignment_Legal_Documents#page5.tif
source=140206_PACT_Assignment_Legal_Documents#page6.tif
source=140206_PACT_Assignment_Legal_Documents#page7.tif
source=140206_PACT_Assignment_Legal_Documents#page8.tif
source=140206_PACT_Assignment_Legal_Documents#page9.tif
source=140206_PACT_Assignment_Legal_Documents#page10.tif
source=140206_PACT_Assignment_Legal_Documents#page11.tif
source=140206_PACT_Assignment_Legal_Documents#page12.tif
source=140206_PACT_Assignment_Legal_Documents#page13.tif
source=140206_PACT_Assignment_Legal_Documents#page14.tif
source=140206_PACT_Assignment_Legal_Documents#page15.tif
source=140206_PACT_Assignment_Legal_Documents#page16.tif
source=140206_PACT_Assignment_Legal_Documents#page17.tif
source=140206_PACT_Assignment_Legal_Documents#page18.tif
source=140206_PACT_Assignment_Legal_Documents#page19.tif
source=140206_PACT_Assignment_Legal_Documents#page20.tif
source=140206_PACT_Assignment_Legal_Documents#page21.tif
source=140206_PACT_Assignment_Legal_Documents#page22.tif
source=140206_PACT_Assignment_Legal_Documents#page23.tif
source=140206_PACT_Assignment_Legal_Documents#page24.tif
source=140206_PACT_Assignment_Legal_Documents#page25.tif
source=140206_PACT_Assignment_Legal_Documents#page26.tif
source=140206_PACT_Assignment_Legal_Documents#page27.tif
source=140206_PACT_Assignment_Legal_Documents#page28.tif
source=140206_PACT_Assignment_Legal_Documents#page29.tif
source=140206_PACT_Assignment_Legal_Documents#page30.tif
source=140206_PACT_Assignment_Legal_Documents#page31.tif
source=140206_PACT_Assignment_Legal_Documents#page32.tif
source=140206_PACT_Assignment_Legal_Documents#page33.tif
source=140206_PACT_Assignment_Legal_Documents#page34.tif
source=140206_PACT_Assignment_Legal_Documents#page35.tif
source=140206_PACT_Assignment_Legal_Documents#page36.tif
source=140206_PACT_Assignment_Legal_Documents#page37.tif
source=140206_PACT_Assignment_Legal_Documents#page38.tif

source=140206_PACT_Assignment_Legal_Documents#page39.tif
source=140206_PACT_Assignment_Legal_Documents#page40.tif
source=140206_PACT_Assignment_Legal_Documents#page41.tif
source=140206_PACT_Assignment_Legal_Documents#page42.tif
source=140206_PACT_Assignment_Legal_Documents#page43.tif
source=140206_PACT_Assignment_Legal_Documents#page44.tif
source=140206_PACT_Assignment_Legal_Documents#page45.tif

25.06.2009 17:33 0461 448415 v 00721151444455
 26.06.2009 10:45 v14863141550
 08.08.2009 08:23 FAX +1408731235 PACT XPP INC

145.034
 125661

Darlehensvertrag

zwischen

PACT XPP Technologies AG,
 Muthmannstraße 1, D-80939 München

– im folgenden "Darlehensnehmerin" oder "PACT" –

und den Darlehensgebern

1. Herr Thomas Richter Altenhof 25, 04703 Bockelwitz
2. Frau Maren Kraas

– im folgenden zusammen "Darlehensgeber" –

Vorbemerkung

Die Darlehensgeber haben sich verpflichtet den Finanzbedarf von PACT bis zu einem Höchstbetrag [REDACTED] zu decken, bis die laufenden Verhandlungen mit dem US-Unternehmen Rambus (im folgenden "Rambus") über unter anderem den Ankauf von Patenten bei PACT abgeschlossen sind.

§ 1

Darlehen

- (1) Die Darlehensgeber gewähren PACT jeweils rechtlich selbständige Darlehen, deren Gesamtsumme maxi [REDACTED] beträgt. Die Darlehensgeber sind demgemäß im Verhältnis zu PACT weder Gesamtschuldner noch Gesamtgläubiger. Die zwei Darlehensverträge werden jedoch nur zusammen wirksam, wenn diese Vertragsurkunde mit ihren vorgesehenen Ausfertigungen von PACT und den zwei Darlehensgebern

Darlehensvertrag - PACT-2008-08-01, erschienen 2.8.2008-07-20

26.06.2009 17:03 040 11-0416 + 48720 151614455
 26.06.2009 16:49 +14068731225
 00/20/2009 08:23 FAX +14068731225 PACT XPP INC.

26.06.2009

0002

- 2 -

unterzeichnet wird. Die Darlehensgeber halten das ihnen gemäß § 5 Übertragenen
 Sicherheiten in einer Gemeinschaft nach Bruchteilen gemäß §§ 741 ff. BGB.

- (2) Die maximale Darlehenssumme und die einzelnen Auszahlungsbeträge (Tranchen)
 gemäß § 2 teilen sich wie folgt auf die Darlehensgeber auf:

- Herr Richter: 50 %
- Frau Kress: 50 %

Demgemäß gewährt Herr Richter ein Darlehen über maximal [REDACTED] - und Frau
 Kress über maximal [REDACTED]

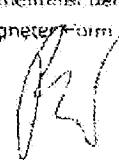
§ 2

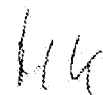
Auszahlung

- (1) Das Gesamtdarlehen wird in Teilbeträgen (Tranchen) an PACT nach deren
 Finanzbedarf an PACT ausbezahlt. Der Finanzbedarf ist auf der Grundlage des als
 Anlage 1 beigefügten Finanzplans ermittelt. Jeder Darlehensgeber ist verpflichtet, den
 auf ihn gemäß § 1 Abs. 2 entfallenden Anteil als seinen Darlehensteilbetrag auf das
 folgende Konto der PACT zu überweisen, wobei der Eingang der
 Überweisungsaufträge bei dem Kreditinstitut des Darlehensgebers maßgeblich ist.

Kontonr. 44 20 20 26
 BLZ: 65 150 000
 Bank: Volksbank Karlsruhe

- (2) Die erste Tranche in Höhe von [REDACTED] (den Kapitalbedarf bis Ende Juli 2009
 abdeckend) ist drei Tage nach Unterzeichnung dieses (zwei einzelne und rechtlich
 selbständige Darlehensverträge zusammenfassenden) Vertrages zu überweisen. Die
 zweite Tranche in Höhe von bis zu [REDACTED] ist fällig, wenn bis Ende Juli 2009 ein
 Letter of Intent oder eine ähnliche Erklärung von Rambus über den Kauf von Patenten
 der PACT (und ggf. zusätzlich sonstiger Vermögenswerte oder die Übernahme von
 Mitarbeitern) vorliegt und Rambus mit der Due Dilligence beginnt. Die zweite Tranche ist
 zu überweisen fünf Bankarbeitstage nachdem der Vorstand von PACT den Eintritt
 dieser Ereignisse mitgeteilt hat; auf Wunsch eines oder mehrerer der Darlehensgeber ist
 PACT verpflichtet, den Eintritt dieser Ereignisse in geeigneter Form nachzuweisen oder





26.06.2008 17:03 FAX 49-46 - 0372115144455
 26.06.2008 16:49 +14885731225
 06/26/2008 08:23 FAX -14848731225 PACT XPP INC.

NR. 984

0001

- 3 -

glaubhaft zu machen. Tritt eines der betreffenden Ereignisse nicht ein, begrenzt sich der Gesamtdarlehensbetrag auf die zuvor fällig gewordene Tranche.

§ 3

Entgelt

Als Entgelt für die Darlehensgewährung erhalten die Darlehensgeber einen Anteil von 20 % des von PACT erzielten Nettoerlöses (ohne Umsatzsteuer) aus der Veräußerung eines Teiles oder aller ihrer Patente und Patentanmeldungen (und ggf. sonstiger Vermögenswerte) an Rambus oder andere Unternehmen oder Personen, abzüglich der Gesamt-Darlehensvaluta (von maximal [REDACTED]). Diese Erlösbeteiligung teilt sich zwischen den Darlehensgebern nach den Quoten gemäß § 1 Abs. 2 auf. Die Anteile an der Erlösbeteiligung sind an die Darlehensgeber unverzüglich nach Eingang der Erlöse bei PACT auszuführen.

§ 4

Laufzeit

- (1) Das Darlehen wird nach Eingang des von Rambus (oder einem anderen Käufer) gezahlten Kaufpreises für die Patente und Patentanmeldungen (und ggf. anderer Vermögensgegenstände von PACT) einschließlich der Erlösbeteiligung gemäß § 3 zurückgezahlt. Unabhängig davon kann das Darlehen mit einer Frist von einem Monat schriftlich gekündigt werden, erstmals zum 31. Juli 2010.
- (2) Die Darlehensvaluta ist mit dem Entgelt gemäß § 3 am Ende der Laufzeit an den jeweiligen Darlehensgeber oder eine von diesem schriftlich benannte Person zu zahlen.

§ 5

Sicherheiten

- (1) Zur Sicherung sämtlicher Ansprüche der Darlehensgeber aus den zwei Darlehensverträgen überträgt PACT hiermit an die Darlehensgeber in Gemeinschaft nach Bruchteilen gemäß §§ 741 ff. BGB diejenigen Patente und Patentanmeldungen, die nicht Gegenstand des in den USA gegen Xilinx geführten Rechtsstreits bilden. Diese

25.05.2009 17:22 040 445416 * 09721131444035
 25.05.2009 18:47 *14658731225
 05/26/2009 05:03 FAX -14666731225 PACT APP INC.

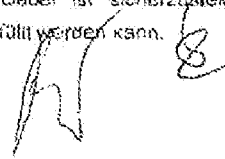
09.581

0004

4 -

Patente und Patentanmeldungen sind in der Anlage 2 unter den Buchstaben B und C aufgeführt; sollten einzelne Patente oder Patentanmeldungen der PACT, die nicht Gegenstand des in den USA gegen Xilinx geführten Rechtsstreits sind, nicht in der Anlage 2 unter den Buchstaben B und C aufgeführt sein, sind diese gleichwohl gemäß Satz 1 übertragen. Die Darlehensgeber sind berechtigt, den gesondert abgeschlossenen Patentübertragungsvortrag vom heutigen Tage mit den unterzeichneten Anträgen bei den zuständigen Patentämtern einzureichen. Die Darlehensgeber sind verpflichtet, von den ihnen übertragenen Patenten und Patentanmeldungen diejenigen unentgeltlich unverzüglich auf PACT zurückzuübertragen, von denen PACT durch Vorlage eines Schreibens ihrer den Rechtsstreit gegen Xilinx betreuenden Rechtsanwälte darlegt, daß die Inhaberschaft durch PACT für die erfolgreiche Fortsetzung des Rechtsstreits gegen Xilinx erforderlich ist.

- (2) Die in der Anlage 2 unter dem Buchstaben A aufgeführten Patente und Patentanmeldungen verpfändet PACT hiermit an die Darlehensgeber in Gemeinschaft nach Bruchteilen gemäß §§ 741 ff. BGB. Ferner verpfändet PACT bereits hiermit in der gleichen Weise die auf sie gemäß Absatz 1 Satz 4 zurückübertragenen Patente und Patentanmeldungen. Die Befreiung der Darlehensgeber aus den verpfändeten Patenten und Patentanmeldungen kann ohne vollstreckbaren Titel durch Pfandverkauf (im Wege öffentlicher Versteigerung oder – mit Zustimmung von PACT – freihändigen Verkaufes) erfolgen.
- (3) Die Darlehensgeber sind verpflichtet, mit Wirksamkeit eines Kaufvertrages über einen Teil oder alle Patente von PACT (und ggf. sonstiger Vermögenswerte von PACT) die ihnen zur Sicherheit übertragenen Patente auf PACT oder, nach Wahl von PACT, an den Käufer zu übertragen, wenn ein solcher Vertrag vor dem Antrag auf Eröffnung eines Insolvenzverfahrens über das Vermögen von PACT wirksam wird und der Kaufpreis ausreicht, die Darlehen gemäß diesem Vertrag und das Entgelt gemäß § 3 abzugelten. Die gemäß Absatz 2 bestellten Pfandrechte erlöschen mit vollständiger Befriedigung der Ansprüche der Darlehensgeber aus diesem Vertrag.
- (4) Die Darlehensgeber sind berechtigt, die zur Sicherheit übertragenen Patente und Patentanmeldungen auf Dritte zu übertragen. Dabei ist sicherzustellen, daß die Rückübertragungsverpflichtung gemäß Absatz 2 erfüllt werden kann.




25.06.2009 17:03 046 440416 / 00721131444495
25.06.2009 18:09 +14388731225
00728/2009 08.24 FAX +11088731225 PACT XPP INC.

NR. 984

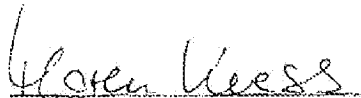
005

- 5

§ 8

Schlußbestimmungen

- (1) Sollte eine Bestimmung dieses Vertrages ganz oder teilweise unwirksam oder undurchführbar sein oder werden oder sich eine Lücke herausstellen, wird hierdurch die Gültigkeit der übrigen Bestimmungen nicht berührt. Anstelle der unwirksamen oder undurchführbaren Bestimmung oder zur Ausfüllung der Lücke gilt die angemessene Regelung als vereinbart, die im Rahmen des rechtlich Zulässigen dann am nächsten kommt, was die Vertragspartei(en) gewollt haben oder nach dem Sinn und Zweck des Vertrages gewollt hätten, falls sie den Punkt bedacht hätten. Beruht die Unwirksamkeit der Undurchführbarkeit einer Bestimmung auf einem dann festgelegten Maß der Leistung oder der Zeit (Frist oder Termin) gilt das der Bestimmung am nächsten kommende rechtlich zulässige Maß als vereinbart.
- (2) Änderungen und Ergänzungen dieses Vertrages bedürfen der Schriftform.

Capestrano den 26.06.2009
PACT XPP Technologies GmbHAltendorf den 26.06.2009
Thomas RichterZürich den 26.6.2009
Frau Maria Krüss

26.06.2005 17:00 940 449-116 + 08727151044455
26.06.2005 16:59 +14888731225
08/26/2009 06:24 FAX -11088731225 FAX XPP INC.

NR. 984 1

0000

Anlage 1

FACH XPP Fachbereich, Finanzial Management (SNT) 01.07.2005

DR. T. Richter, XPP

Sehr geehrte Damen und Herren,

(SNT, XPP)

Bezugnehmend auf Ihre Anfrage vom 01.07.2005

bezüglich der
Firma "XPP" in der
Finanzial Management
USA, Inc. (SNT, XPP)
Betreff:

Patent für die Firma XPP

Bezugnehmend auf Ihre Anfrage vom 01.07.2005
bezüglich der Firma "XPP" in der
Finanzial Management USA, Inc. (SNT, XPP)
Betreff:

Bezugnehmend auf Ihre Anfrage vom 01.07.2005

Bezugnehmend auf Ihre Anfrage vom 01.07.2005
bezüglich der Firma "XPP" in der
Finanzial Management USA, Inc. (SNT, XPP)
Betreff:

[REDACTED]

[REDACTED]

[REDACTED]

[REDACTED]

[REDACTED]

[REDACTED]

Bezugnehmend auf Ihre Anfrage vom 01.07.2005

file

26 Jun 09 19:53

Thomas Richter

034321 68605

5. 2

20100120000 17433 548 449416 + 80721151464400
20100120000 18146 +18086131225
00126/2002 08.24 FAX +14048701325 PACT APP INC.

489, 589, 1

43007

2003. 2004.

A. A. B. C.

— *See also* [Bibliography](#)

kk

[illegible]

PATENT
REEL: 032225 FRAME: 0101

16.06.2009 17:03 248 41811A - 0002110144405
 16.06.2009 16:55 +13988731225
 06.28.2009 06:25 FAX +14088731225 PACT XPP INC.

PA.064 5
 0000

Anlage 2

PACT - Alle lebenden Schutzrechte Stand: 25. Juni 2009

1) Patente in XILINX Litigation

Internes Zeichen	Kennwort	Altkennzeichen	Schutzrechtsnummer	Anmeldetag	Land
ACT014US	"Data Bus Processor"	36546436	5,543,232	17.11.1995 US	US
ACT010US-Cor.	"Data Flow Processor"	36788532	5,899,859	12.04.1996 US	US
ACT074US-Cor	"Reconfigurable Element"	10756397	7,232,807	26.05.2002 US	US
ACT024US-Cor	"Reconfigurable Element"	08229142	6,729,371	09.03.1993 US	US
ACT034US	"Memory System"	09133593	5,338,106	21.12.1997 US	US
ACT034US-Cor	"Memory System"	09133593	5,338,106	21.12.1997 US	US
ACT044US-Cor	"Memory System"	08947254	5,119,181	03.10.1997 US	US
ACT024US (resub)	"Memory System"	08947254	5,119,181	03.10.1997 US	US
ACT044US	"Processor Model"	03947002	5,088,755	08.13.1997 US	US
ACT044US-Cor-I	"Processor Model"	03947002	5,088,755	08.13.1997 US	US
ACT044US-Cor-II	"Control Flow Handling"	03527932	5,526,540	07.02.1998 US	US
ACT044US-Cor	"Control Flow Handling"	03527932	5,526,540	07.02.1998 US	US

2) US-Familien 1, 2, 3, 4, 9, 22, 34, 45, 67 - XILINX Pipeline-Claims & eventuell bandigt 1. XILINX Litigation

Internes Zeichen	Kennwort	Altkennzeichen	Schutzrechtsnummer	Anmeldetag	Land
ACT024US	"Reconfigurable Element"	08229142	5,425,053	08.10.1997 US	US
ACT024US-Cor-I	"Reconfigurable Element"	10756397	5,425,053	09.12.1998 US	US
ACT024US-Cor-II	"Reconfigurable Element"	11620788	5,425,053	19.08.2001 US	US
ACT024US-Cor-III	"Reconfigurable Element"	12382709	5,425,053	10.02.2003 US	US
ACT034US-Cor-I	"Memory System"	10304797	5,721,356	25.11.2002 US	US
ACT034US-Cor-II	"Memory System"	10702165	7,243,175	02.03.2004 US	US
ACT034US-Cor-III	"Memory System"	11620788	7,243,175	22.07.2007 US	US
ACT034US-Cor-IV	"Memory System"	12303543	7,243,175	10.01.2008 US	US
ACT044US-Cor-I	"Processor Model"	08229142	5,477,543	10.07.2004 US	US
ACT044US-Cor-II	"Processor Model"	112246617	5,477,543	07.10.2007 US	US
ACT044US-Cor-III	"Processor Model"	12357055	5,477,543	08.02.2009 US	US
ACT044US-Cor-IV	"Processor Model"	12357055	5,477,543	20.02.2009 US	US
ACT084US-Cor-I	"Control Flow Handling"	10373595	5,558,462	24.02.2003 US	US
ACT084US-Cor-II	"Control Flow Handling"	10373595	5,558,462	04.03.2003 US	US
ACT084US	"Control Flow Handling"	08229142	5,081,903	08.10.1997 US	US
ACT084US-Reserve	"Control Flow Handling"	12709280	5,081,903	24.06.2008 US	US
ACT024US-Cor-I	"XPP Processor"	20388549	7,354,284	03.10.2001 US	US
ACT024US-Cor-II	"XPP Processor"	20388549	7,354,284	13.02.2003 US	US
ACT024US-Cor-III	"Sequencer"	10526595	7,354,284	03.09.2003 US	US

Seite 1

26.06.2009 17:20 B40 449410 9 00721151444455
 06/20/2009 08:28 FAX 11086731223 PACT IPF INC.

PA.054 5

0009

Seite 2

ACT124PUS Con	Sensor	12082 043	54.07.2003 US
ACT148PUS	XPP II / Analogue	12070 73	30.08.2004 US
ACT148PUS Con	XPP II / Analogue	12224 50	30.08.2004 US
ACT148PUS Con	XPP II / Analogue	12389 274	30.08.2004 US
ACT150PUS	Function PAC	11063 670	06.02.2005 US
ACT161PUS	SPA Ion-Chem	12097 910	2.01.2007 US

2) Restliche Familienmitglieder

Marken Zeichen	Bezeichnung	Aktenzeichen	Schutzrechtsnummer	Anmeldetag	Land
ACT101	Unit (Processor)	P 24 16 851 0-53	46 16 851	13.05.1994 DE	
ACT101b	Calculated Processor	P 24 47 705 5-08	44 47 705	13.05.1994 DE	
ACT131c	Calculated Processor	P 24 47 707 4-09	44 47 707	13.05.1994 DE	
ACT124PUS	Reconfigurable Element	597 10 353 5-05	597 10 383	03.12.1997 DE	
ACT124PUS	Reconfigurable Element	0 543 129	0 943 129	03.12.1997 DE	
ACT132PUS	Reconfigurable Element	02 024 401 4-2211		03.12.1997 DE	
ACT132PUS	Reconfigurable Element	0 529 936	3 953 957	09.12.1997 DE	
ACT132PUS	Reconfigurable Element	2007 44895		09.12.1997 DE	
ACT132PUS	Reconfigurable Element	597 10 354 2-08	597 10 354	21.12.1997 DE	
ACT132PUS	Memory System	0 551 632	0 951 632	21.12.1997 DE	
ACT132PUS	Memory System	33 008 165 1-2211		21.12.1997 DE	
ACT132PUS	Memory System	1836 527 075		21.12.1997 DE	
ACT132PUS	Processor Model	597 10 372 0-09	597 10 317 846	22.12.1997 DE	
ACT132PUS	Processor Model	0 946 942	0 946 942	22.12.1997 DE	
ACT132PUS	Processor Model	03 008 161 5-2211		22.12.1997 DE	
ACT132PUS	Processor Model	1836 528 538	3 961 026	22.12.1997 DE	
ACT132PUS	Processor Model	2007 54902		22.12.1997 DE	
ACT132PUS	Automatic Reconfiguration	597 04 462 0-09	597 05 462	22.12.1997 DE	
ACT132PUS	Automatic Reconfiguration	0 947 049	0 947 049	22.12.1997 DE	
ACT132PUS	Automatic Reconfiguration	01 153 330 3-2211		22.12.1997 DE	
ACT132PUS	Automatic Reconfiguration	10 539 447	3 953 150	22.12.1997 DE	
ACT132PUS	Automatic Reconfiguration	28 043 590	3 001 480	08.10.1997 US	
ACT132PUS	Automatic Reconfiguration	09 046 557	7 114 403	31.01.2000 US	
ACT132PUS	Automatic Reconfiguration	197 04 082 6-53		04.02.1997 DE	
ACT132PUS	Global Addressing	03 546 998	3 039 650	04.10.1997 US	
ACT132PUS	Global Bus System	598 10 460 0-05	553 10 459	11.02.1998 DE	
ACT132PUS	Global Bus System	01 021 685 8-1235		11.02.1998 DE	
ACT132PUS	Global Bus System	1998 535 579	3 894 957	11.02.1998 DE	
ACT132PUS	Global Bus System	03 145 130	8 405 285	11.02.1998 US	
ACT132PUS	Global Bus System	10 146 386	1 140 637	05.04.2002 US	

PATENT

REEL: 032225 FRAME: 0103

26 Jun 09 19:37

Thomas Richter

034321 88585

5.12

25.06.2009 17:07 B10 449416 + 00721351-444458
20.02.2009 16:52 -14800731225
08/20/2009 08:20 FAX -14688731225 PACI XPP INC.

NR. 934 2

0012

Seite 5

PAC13/PUS	Router	10489.079	7.434.191	16.09.2002	US
PAC13/PUS Con	Router	12127.078		07.10.2006	US
PAC13/PUS	Filter Optimization II	0A.710.856.1.222A		23.07.2003	EP
PAC13/PUS	Divide Optimizations II	10423.743		23.07.2003	US
PAC13/PUS	Sequencer	00.782.172.5.22.1		03.03.2003	EP
PAC13/PUS	Sequencer	200C.545753		05.09.2003	JP
PAC13/PUS	Sequencer	10.520.955	7.394.284	09.09.2003	US
PAC13/PUS Con	Sequencer	12032.013		01.07.2003	US
PAC13	Reconfigurable Analog Device	102.43.322.4.00	102.43.322	13.05.2002	DE
PAC14/PUS	C Compiler	00.783.004.1.2211		17.06.2004	EP
PAC14/PUS	C Compiler	10551.135		17.06.2004	US
PAC14/PUS	XPP III Architecture	02.533.031.0.2211		30.08.2004	EP
PAC14/PUS	XPP III Architecture	1005.524245		30.08.2004	JP
PAC14/PUS	XPP III Architecture	10570.173		30.08.2004	US
PAC14/PUS Con	XPP III Architecture	10758.300		30.08.2004	US
PAC14/PUS Coat	XPP III Architecture	12389.274		30.08.2004	US
PAC15/PUS	XPP Compiler II	11.204.001.028.2		05.04.2004	DE
PAC15/PUS	XPP Compiler II	01.125.695.3.2211		05.04.2004	EP
PAC15/PUS	XPP Compiler II	2008.455004		05.04.2004	JP
PAC15/PUS	XPP Compiler II	10451.891		05.04.2004	US
PAC15/PUS	Power Optimizations	103.57.284.0.55		05.12.2003	DE
PAC15/PUS	Function PACE	00.706.669.6.2211		06.02.2006	EP
PAC15/PUS	Function PACE	2007.503552		06.02.2006	JP
PAC15/PUS	EDA Tool Chain	07.702.834.8.2211		17.01.2007	EP
PAC15/PUS	EDA Tool Chain	2002.450260		17.01.2007	JP
PAC15/PUS	Floating Point	PC100E.2006.031897		17.11.2008	PCI
PAC15/PUS	Object Code Compatibility	PC100E.2006.031911		16.11.2008	PCI
PAC15/PUS	Function Gate	PC100E.2006.031942		08.12.2008	PCI

WIK

26.06.2009 17:03 010 449416 + 0072110344400
 06.05.2009 16:52 +14066731225
 04/28/2009 04:27 FAX +14066731225 PACT APP INC.

IN. 934 01

01013

Patent-Übertragungsvertrag

zwischen

PACT XPP Technologies AG.
 Muhlmannstraße 1, D-80939 München

- im folgenden "PACT" -

und

1. Herrn Thomas Richter, Allenhof 25, 04703 Bockwitz
2. Frau Maren Krass

- im folgenden zusammen "Erwerber" -

1. PACT überträgt hiermit ihre in der Anlage unter den Buchstaben B und C aufgeführten Patente (d. h. die Rechte aus diesen erteilten Patenten) und Patentanmeldungen (d. h. die Ansprüche auf die Erteilung der betreffenden Patente) auf die Erwerber in Gemeinschaft nach Bruchteilen gemäß §§ 741 ff. BGB.
2. PACT wird auf Wunsch der Erwerber, die von Herrn Götz Gleichmann (Geschäftsanschrift: Rothenbaumchaussee 51, 20148 Hamburg) vertreten werden, unverzüglich die zur Umschreibung der Patentanmeldungen und Patente bei den zuständigen Patentämtern erforderlichen Anträge, Bewilligungen oder Erklärungen auf eigene Kosten vorbereiten und durchführen. Die Erwerber bevollmächtigen hiermit Herrn Götz Gleichmann für die Stellung und Fertigung derartiger Anträge, Bewilligungen oder Erklärungen.
3. Werden die Patente und Patentanmeldungen auf PACT zurückübertragen und ist eine Anmeldung bei den zuständigen Patentämtern gemäß Ziffer 2 erfolgt, sind die Erwerber verpflichtet auf Anforderung von PACT unverzüglich die für die erneute Umschreibung der Patente und Patentanmeldungen erforderlichen Anträge, Bewilligungen oder Erklärungen gegenüber den zuständigen Patentämtern abzugeben; sie werden dabei wiederum durch Herrn Götz Gleichmann vertreten, der hiermit entsprechend bevollmächtigt ist.

Patent-Übertragungsvertrag - 2003 58-001 Vertragsnr. des 2005-00-00

Handwritten signature

26 Jun 09 19:58

Thomas Richter

03#301 00000

0117

26.06.2009 17:33 040 449416 - 00721101444455
26.06.2009 16:53 *10005721237
00/26/2009 08:27 FAX -11006731275 PACT XPP INC.

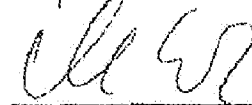
NK, 984 2

0011

- 2 -

- 4 PACT verpflichtet sich, alle zur Aufrechterhaltung der Patente und zur erfolgreichen Durchführung der Patentanmeldung erforderlichen Maßnahmen, insbesondere die Zahlung der erforderlichen Gebühren, vorzunehmen. PACT sichert zu, dass die Patente und Patentanmeldungen ihr zustehen und frei von Rechten Dritter sind.

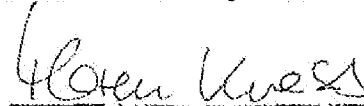
Capstgen den 26.06.2009


PACT XPP Technologies GmbH

Althoff den 26.06.2009


Thomas Richter

Zürich den 26.6.2009


Frau Marion Krass

26.06.2009 17:23 040 445416 + 8872115144468
 26.06.2009 16:02 +14000731225
 06/26/2009 06:27 FAX -14088731225

PACT KPP INC.

NR. 344

0015

Anlage

PACT - Alle lebenden Schutzrechte Stand. 25. Juni 2009

q) Patente in XLINX Litigation

Internes Zeichen	Keywords	Aktenzeichen	Schutzrechtsnummer	Anmeldetag	Land
PACT010US	"Data Flow Processor"	103544,435	5,843,242	17.11.1995	US
PACT010US-Con	"Data Flow Processor"	09,490,342	5,859,659	12.04.1998	US
PACT020PUS-Con	"Reconfigurable Element"	10,155,397	7,237,037	23.05.2002	US
PACT020PUS-Con1	"Reconfigurable Element"	09,429,132	8,728,671	03.05.1999	US
PACT030PUS	"Memory System"	09,433,974	6,338,105	21.12.1997	US
PACT030PUS-Con	"Memory System"	09,415,213	6,513,077	21.12.1997	US
PACT030PUS-Con1	"Memory System"	09,447,254	6,118,181	03.10.1997	US
PACT030US (erstel Re-Examination)	"Memory System"	08,947,254 und 08,616,450	6,118,181	03.10.1997	US
PACT040US	"Processor Model"	08,947,902	6,038,795	03.10.1997	US
PACT040US-Con-1	"Processor Model"	10,055,845	7,028,107	07.10.2002	US
PACT090PUS	"Control Flow Handling"	08,637,632	5,556,530	07.07.1992	US
PACT100PUS-Con	"Control Flow Handling"	09,369,053	5,547,955	03.08.1999	US

3) US-Familien 1, 2, 3, 4, 8, 22, 34, 48, 67 - XLINX Pipeline-Claims & eventuell bedingt f. XLINX Litigation

Internes Zeichen	Keywords	Aktenzeichen	Schutzrechtsnummer	Anmeldetag	Land
PACT020PUS	"Reconfigurable Element"	08,946,310	5,425,056	03.10.1997	US
PACT020PUS-Con1	"Reconfigurable Element"	10,779,531		03.12.1998	US
PACT020PUS-ConV	"Reconfigurable Element"	11,920,760		19.08.2003	US
PACT020PUS-ConV	"Reconfigurable Element"	12,368,709		10.02.2009	US
PACT030PUS-Con1	"Memory System"	10,004,952	6,721,630	26.11.2002	US
PACT030PUS-ConV	"Memory System"	10,792,163	7,293,175	02.03.2004	US
PACT030PUS-ConV	"Memory System"	11,924,643	7,337,249	23.07.2003	US
PACT040US-Con	"Memory System"	12,003,543		10.07.2008	US
PACT040US-Con	"Processor Model"	05,613,317	5,417,643	19.07.2000	US
PACT040US-Con1	"Processor Model"	11,945,617		37.10.2002	US
PACT040US-ConV	"Processor Model"	12,957,059		06.02.2009	US
PACT040US-ConV	"Processor Model"	12,989,155		20.02.2009	US
PACT060PUS-Con1	"Control Flow Handling"	10,779,403	6,863,452	24.02.2003	US
PACT060PUS-Con1	"Control Flow Handling"	08,646,812	7,033,036	04.03.2003	US
PACT060PUS-Con1	"Control Flow Handling"	12,009,280	9,031,903	08.10.1997	US
PACT060PUS-Con1	"Control Flow Handling"	10,069,546		24.04.2008	US
PACT060PUS-Con1	"XPP Processor"	12,871,040		03.10.2007	US
PACT060PUS-Con1	"XPP Processor"	10,528,635	7,394,284	13.02.2000	US
PACT060PUS-Con1	"Sequencer"			09.09.2003	US

Seite 1

Gelle

Darlehensvertrag

=====

zwischen

PACT XPP Technologies AG,
Muthmannstraße 1, D-80939 München

– im folgenden "Darlehensnehmerin" oder "PACT" –

und den Darlehensgebern

1. Herr Thomas Richter, Altenhof 25, 04703 Bockelwitz
2. Frau Maren Krass

– im folgenden zusammen "Darlehensgeber" –

Vorbemerkung

Die Darlehensgeber haben sich bereiterklärt, den Finanzbedarf von PACT bis zu einem Höchstbetrag von [REDACTED] zu decken, bis die laufenden Verhandlungen mit dem US-Unternehmen Rambus (im folgenden "Rambus") über unter anderem den Ankauf von Patenten der PACT abgeschlossen sind.

§ 1

Darlehen

- (1) Die Darlehensgeber gewähren PACT jeweils rechtlich selbständige Darlehen, deren Gesamtsumme maximal [REDACTED] beträgt. Die Darlehensgeber sind demgemäß im Verhältnis zu PACT weder Gesamtschuldner noch Gesamtgläubiger. Die zwei Darlehensverträge werden jedoch nur zusammen wirksam, wenn diese Vertragsurkunde mit ihren vorgesehenen Ausfertigungen von PACT und den zwei Darlehensgebern



unterzeichnet wird. Die Darlehensgeber halten die ihnen gemäß § 5 übertragenen Sicherheiten in einer Gemeinschaft nach Bruchteilen gemäß §§ 741 ff. BGB.

- (2) Die maximale Darlehenssumme und die einzelnen Auszahlungsbeträge (Tranchen) gemäß § 2 teilen sich wie folgt auf die Darlehensgeber auf:

- Herr Richter: 50 %
- Frau Krass: 50 %

Demgemäß gewährt Herr Richter ein Darlehen über maximal [REDACTED] und Frau Krass über maximal [REDACTED].

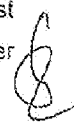
§ 2

Auszahlung

- (1) Das Gesamtdarlehen wird in Teilbeträgen (Tranchen) an PACT nach deren Finanzbedarf an PACT ausgezahlt. Der Finanzbedarf ist auf der Grundlage des als **Anlage 1** beigefügten Finanzplans ermittelt. Jeder Darlehensgeber ist verpflichtet, den auf ihn gemäß § 1 Abs. 2 entfallenden Anteil als seinen Darlehensteilbetrag auf das folgende Konto der PACT zu überweisen, wobei der Eingang des Überweisungsauftrages bei dem Kreditinstitut des Darlehensgebers maßgeblich ist:

Konto-Nr.: 44 20 20 26
BLZ: 66 190 000
Bank: Volksbank Karlsruhe.

- (2) Die erste Tranche in Höhe von [REDACTED] (den Kapitalbedarf bis Ende Juli 2009 abdeckend) ist drei Tage nach Unterzeichnung dieses (zwei einzelne und rechtlich selbständige Darlehensverträge zusammenfassenden) Vertrages zu überweisen. Die zweite Tranche in Höhe von bis zu [REDACTED] ist fällig, wenn bis Ende Juli 2009 ein Letter of Intent oder eine ähnliche Erklärung von Rambus über den Kauf von Patenten der PACT (und ggf. zusätzlich sonstiger Vermögenswerte oder die Übernahme von Mitarbeitern) vorliegt und Rambus mit der Due Dilligence beginnt. Die zweite Tranche ist zu überweisen fünf Bankarbeitstage, nachdem der Vorstand von PACT den Eintritt dieser Ereignisse mitgeteilt hat; auf Wunsch eines oder mehrerer der Darlehensgeber ist PACT verpflichtet, den Eintritt dieser Ereignisse in geeigneter Form nachzuweisen oder



glaubhaft zu machen. Tritt eines der betreffenden Ereignisse nicht ein, begrenzt sich der Gesamtdarlehensbetrag auf die zuvor fällig gewordene Tranche.

§ 3

Entgelt

Als Entgelt für die Darlehensgewährung erhalten die Darlehensgeber einen Anteil von 20 % des von PACT erzielten Nettoerlöses (ohne Umsatzsteuer) aus der Veräußerung eines Teiles oder aller ihrer Patente und Patentanmeldungen (und ggf. sonstiger Vermögenswerte) an Rambus oder andere Unternehmen oder Personen, abzüglich der Gesamt-Darlehensvaluta (von maximal [REDACTED]). Diese Erlösbeteiligung teilt sich zwischen den Darlehensgebern nach den Quoten gemäß § 1 Abs. 2 auf. Die Anteile an der Erlösbeteiligung sind an die Darlehensgeber unverzüglich nach Eingang der Erlöse bei PACT auszuzahlen.

§ 4

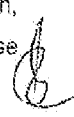
Laufzeit

- (1) Die Darlehen sind nach Eingang des von Rambus (oder einem anderen Käufer) gezahlten Kaufpreises für die Patente und Patentanmeldungen (und ggf. anderer Vermögensgegenstände von PACT) einschließlich der Erlösbeteiligung gemäß § 3 zurückzuzahlen. Unabhängig davon kann das Darlehen mit einer Frist von einem Monat schriftlich gekündigt werden, erstmals zum 31. Juli 2010.
- (2) Die Darlehensvaluta ist mit dem Entgelt gemäß § 3 am Ende der Laufzeit an den jeweiligen Darlehensgeber oder eine von diesem schriftlich benannte Person zu zahlen.

§ 5

Sicherheiten

- (1) Zur Sicherung sämtlicher Ansprüche der Darlehensgeber aus den zwei Darlehensverträgen überträgt PACT hiermit an die Darlehensgeber in Gemeinschaft nach Bruchteilen gemäß §§ 741 ff. BGB diejenigen Patente und Patentanmeldungen, die nicht Gegenstand des in den USA gegen Xilinx geführten Rechtsstreits bilden. Diese



Patente und Patentanmeldungen sind in der Anlage 2 unter den Buchstaben B und C aufgeführt; sollten einzelne Patente oder Patentanmeldungen der PACT, die nicht Gegenstand des in den USA gegen Xilinx geführten Rechtsstreits sind, nicht in der Anlage 2 unter den Buchstaben B und C aufgeführt sein, sind diese gleichwohl gemäß Satz 1 übertragen. Die Darlehensgeber sind berechtigt, den gesondert abgeschlossenen Patentübertragungsvertrag vom heutigen Tage mit den unterzeichneten Anträgen bei den zuständigen Patentämtern einzureichen. Die Darlehensgeber sind verpflichtet, von den ihnen übertragenen Patenten und Patentanmeldungen diejenigen unentgeltlich unverzüglich auf PACT zurückzuübertragen, von denen PACT durch Vorlage eines Schreibens ihrer den Rechtsstreit gegen Xilinx betreuenden Rechtsanwälte darlegt, daß die Inhaberschaft durch PACT für die erfolgreiche Fortsetzung des Rechtsstreits gegen Xilinx erforderlich ist.

- (2) Die in der Anlage 2 unter dem Buchstaben A aufgeführten Patente und Patentanmeldungen verpfändet PACT hiermit an die Darlehensgeber in Gemeinschaft nach Bruchteilen gemäß §§ 741 ff. BGB. Ferner verpfändet PACT bereits hiermit in der gleichen Weise die auf sie gemäß Absatz 1 Satz 4 zurückübertragenen Patente und Patentanmeldungen. Die Befriedigung der Darlehensgeber aus den verpfändeten Patenten und Patentanmeldungen kann ohne vollstreckbaren Titel durch Pfandverkauf (im Wege öffentlicher Versteigerung oder -- mit Zustimmung von PACT -- freihändigen Verkaufes) erfolgen.
- (3) Die Darlehensgeber sind verpflichtet, mit Wirksamkeit eines Kaufvertrages über einen Teil oder alle Patente von PACT (und ggf. sonstiger Vermögenswerte von PACT) die ihnen zur Sicherheit übertragenen Patente auf PACT oder, nach Wahl von PACT, an den Käufer zu übertragen, wenn ein solcher Vertrag vor dem Antrag auf Eröffnung eines Insolvenzverfahrens über das Vermögen von PACT wirksam wird und der Kaufpreis ausreicht, die Darlehen gemäß diesem Vertrag und das Entgelt gemäß § 3 abzugelten. Die gemäß Absatz 2 bestellten Pfandrechte erlöschen mit vollständiger Befriedigung der Ansprüche der Darlehensgeber aus diesem Vertrag.
- (4) Die Darlehensgeber sind berechtigt, die zur Sicherheit übertragenen Patente und Patentanmeldungen auf Dritte zu übertragen. Dabei ist sicherzustellen, daß die Rückübertragungsverpflichtung gemäß Absatz 2 erfüllt werden kann.

§ 6

Schlußbestimmungen

- (1) Sollte eine Bestimmung dieses Vertrages ganz oder teilweise unwirksam oder undurchführbar sein oder werden oder sich eine Lücke herausstellen, wird hierdurch die Gültigkeit der übrigen Bestimmungen nicht berührt. Anstelle der unwirksamen oder undurchführbaren Bestimmung oder zur Ausfüllung der Lücke gilt die angemessene Regelung als vereinbart, die im Rahmen des rechtlich Zulässigen dem am nächsten kommt, was die Vertragsparteien gewollt haben oder nach dem Sinn und Zweck des Vertrages gewollt hätten, falls sie den Punkt bedacht hätten. Beruht die Unwirksamkeit der Undurchführbarkeit einer Bestimmung auf einem darin festgelegten Maß der Leistung oder der Zeit (Frist oder Termin), gilt das der Bestimmung am nächsten kommende rechtlich zulässige Maß als vereinbart.
- (2) Änderungen und Ergänzungen dieses Vertrages bedürfen der Schriftform

Capefino den 26.06.2009



PACT XPP Technologies GmbH

_____, den ____, ____ 2009

Thomas Richter

_____, den ____, ____ 2009

Frau Maren Krass

PACT XPP Technologies, Financial Requirements until 31th of July 2009

Offene Rechnungen

Kenyon & Kenyon, New York

USD	
USD	- Bilanz 27.02.09
USD	- Bilanz 28.03.09
USD	- Bilanz 30.04.09, kann noch bis Juli geschoben werden
USD	- kann noch bis Juli geschoben werden

CPA, Islands

Synopsis International Ltd., Dublin

Pact Holding GmbH

BTA

Treviris Treuhand GmbH

Huth Dietrich Hahn

USA, Miete Juli 2009/ NK

Diverse

- SW Isale, 1. Quartal 09

Personalkosten Juni/ Juli 2009

Gehalt/ Nebenkosten Juni 2009

Gehalt/ Nebenkosten Juli 2009

Finanzamt München, Lohnsteuer Juni 2009

Finanzamt München, Lohnsteuer Juli 2009

- Mid Mitte Juli vom Konto abgezogen
- Mid Mitte Aug vom Konto abgezogen

Voraussichtliche Kosten bis zum 31. Juli 2009

Miete

AMEX/ Travel

TATA

Pflicht

Genetec Admin

Synopsis, 3. Zahlung

USA, Miete Aug 2009/ NK

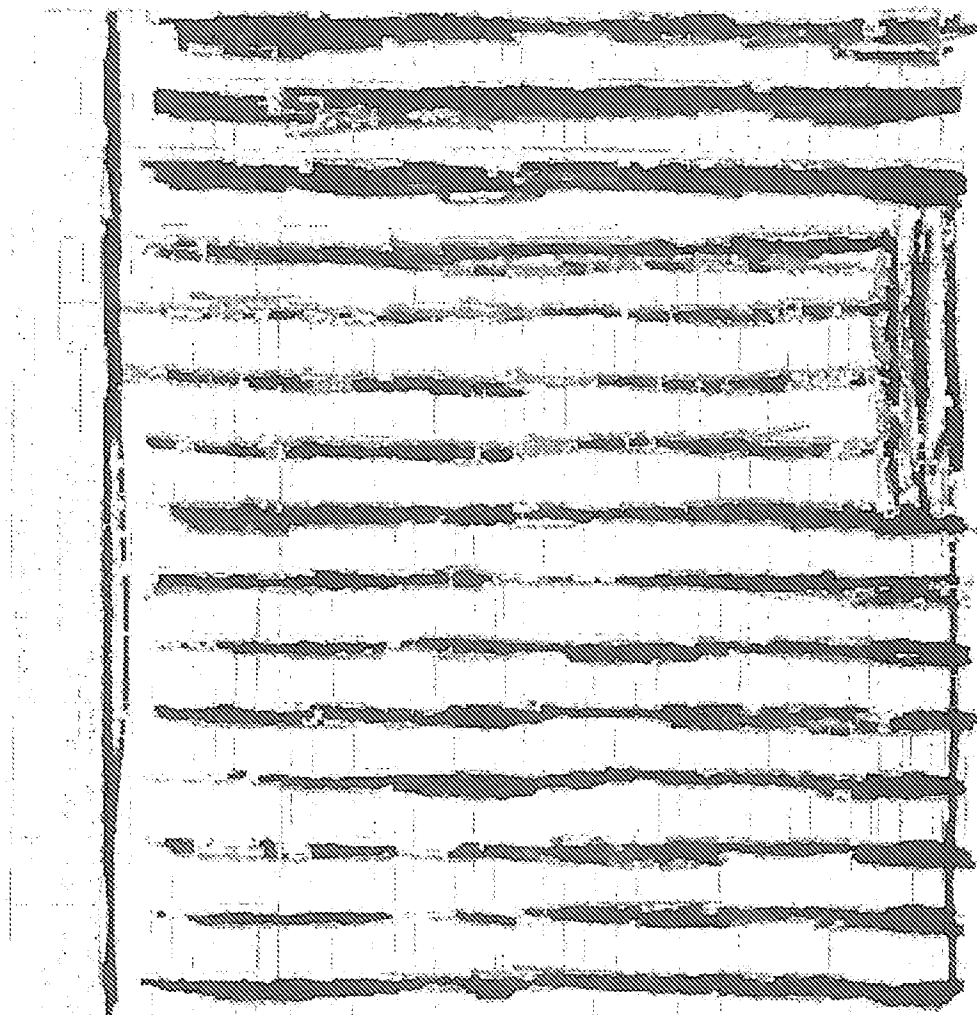
ca.
ca.
ca.
ca.

- kann bis Juli geschoben werden
(Juli/ Juli 2009)
- kann bis Juli/Aug geschoben werden
- Bilanz am 25.07.09

Total

Aktueller Kontostand
Bedarf bis 30.07.09:

Handwritten signature



*ACT - Alle lebenden Schutzrechte Stand: 25. Juni 2009

1) Patente in XILINX Litigation

Internes Zeichen	Kennwort	Aktenzeichen	Schutzrechtsnummer	Anmeldetag	Land
*ACT01/US	"Datenflußprozessor"	08/544,435	5,943,242	17.11.1995	US
*ACT01/US-Con	"Data Flow Processor"	09/290,342	6,859,869	12.04.1999	US
*ACT02/P/US-Con	"Reconfigurable Element"	10/156,397	7,237,087	28.05.2002	US
*ACT02/P/US-ConII	"Reconfigurable Element"	09/329,132	6,728,871	09.05.1999	US
*ACT03/P/US	"Memory System"	09/335,974	6,338,106	21.12.1997	US
*ACT03/P/US-Con	"Memory System"	09/916,213	6,513,077	21.12.1997	US
*ACT03/US (erste)	"Memory System"	08/947,254	6,119,181	08.10.1997	US
*ACT03/US (erste) Re-Examination	"Memory System"	08/947,254 und 90/010,450	6,119,181	08.10.1997	US
*ACT04/US	"Processor Model"	08/947,002	6,088,795	08.10.1997	US
*ACT04/US-Con-II	"Processor Model"	10/265,846	7,028,107	07.10.2002	US
*ACT08/P/US	"Control Flow Handling"	09/537,932	6,526,520	07.02.1998	US
*ACT08/P/US-Con	"Control Flow Handling"	09/369,663	6,542,998	06.08.1999	US

3) US-Familien 1, 2, 3, 4, 8, 22, 34, 48, 67 - XILINX Pipeline-Claims & eventuell benötigt f. XILINX Litigation

Internes Zeichen	Kennwort	Aktenzeichen	Schutzrechtsnummer	Anmeldetag	Land
*ACT02/P/US	"Reconfigurable Element"	08/946,810	6,425,068	08.10.1997	US
*ACT02/P/US-ConIII	"Reconfigurable Element"	10/791,501		09.12.1996	US
*ACT02/P/US-ConIV	"Reconfigurable Element"	11/820,780		19.06.2007	US
*ACT02/P/US-ConV	"Reconfigurable Element"	12/368,709		10.02.2009	US
*ACT03/P/US-ConI	"Memory System"	10/304,252	6,721,830	26.11.2002	US
*ACT03/P/US-ConII	"Memory System"	10/792,168	7,243,175	02.03.2004	US
*ACT03/P/US-ConIV	"Memory System"	11/820,943	7,337,249	23.07.2007	US
*ACT03/P/US-ConV	"Memory System"	12/008,543		10.01.2008	US
*ACT04/US-Con	"Processor Model"	09/613,217	6,477,643	10.07.2000	US
*ACT04/US-ConIII	"Processor Model"	11/246,617		07.10.2002	US
*ACT04/US-ConIV	"Processor Model"	12/367,055		06.02.2009	US
*ACT04/US-ConV	"Processor Model"	12/389,155		20.02.2009	US
*ACT08/P/US-ConI	"Control Flow Handling"	10/373,595	6,968,452	24.02.2003	US
*ACT08/P/US-ConII	"Control Flow Handling"	10/379,403	7,036,036	04.03.2003	US
*ACT08/US	"Control Flow Handling"	08/946,812	6,081,903	08.10.1997	US
*ACT08/US-Reissue	"Control Flow Handling"	12/109,260		24.04.2008	US
*ACT22aII/P/US	"XPP Processor"	10/398,546		08.10.2001	US
*ACT22aII/P/US-Con	"XPP Processor"	12/371,040		13.02.2009	US
*ACT13/P/US	"Sequencer"	10/526,595	7,394,284	08.09.2003	US

PACT34/P/US-Con	"Sequence"	12/082.073		04.07.2008	US
PACT48/P/US	"XPP III / Architecture"	10/570.173		30.08.2004	US
PACT48/P/US-Con	"XPP III / Architecture"	12/258.100		30.08.2004	US
PACT48/P/US-Con1	"XPP III / Architecture"	12/389.274		30.08.2004	US
PACT62/P/US	"Function PAE"	11/883.670		06.02.2006	US
PACT67/P/US	"EDA Tool-Chain"	12/087.918		17.01.2007	US

c) Restliche Familien / Familienmitglieder

Internes Zeichen	Kennwort	Aktenzeichen	Schutzrechtsnummer	Anmeldetag	Land
PACT01	"Datenfußprozessor"	P 44 16 881.0-53	44 16 881	13.06.1994	DE
PACT01b	"Datenfußprozessor"	P 44 47 706.6-09	44 47 706	13.05.1994	DE
PACT01c	"Datenfußprozessor"	P 44 47 707.4-09	44 47 707	13.06.1994	DE
PACT02/P/E/DE	"Reconfigurable Element"	597 10 383.6-08	597 10 383	09.12.1997	DE
PACT02/P/E/GB	"Reconfigurable Element"	0 943 129	0 943 129	09.12.1997	GB
PACT02/P/E/JP	"Reconfigurable Element"	02 026 401.4-2211		09.12.1997	JP
PACT02/P/JP	"Reconfigurable Element"	10-524938	3 963 957	09.12.1997	JP
PACT02/P/JP-Con	"Reconfigurable Element"	2007-54895		09.12.1997	JP
PACT03/P/E/DE	"Memory System"	597 10 354.2-08	597 10 354	21.12.1997	DE
PACT03/P/E/GB	"Memory System"	0 951 682	0 951 682	21.12.1997	GB
PACT03/P/E/JP	"Memory System"	03 006 165.7-2211		21.12.1997	JP
PACT03/P/JP	"Memory System"	1998-527076		21.12.1997	JP
PACT04/P/E/DE	"Processor Model"	597 10 317.8-08	597 10 317.8-08	22.12.1997	DE
PACT04/P/E/GB	"Processor Model"	0 948 842	0 948 842	22.12.1997	GB
PACT04/P/E/JP	"Processor Model"	03 006 161.6-2211		22.12.1997	JP
PACT04/P/JP-Con	"Processor Model"	1998-529538	3 951 028	22.12.1997	JP
PACT05/P/E/DE	"Automatic Reconfiguration"	2007-54902		22.12.1997	JP
PACT05/P/E/GB	"Automatic Reconfiguration"	597 06 462.8-08	597 06 462	22.12.1997	DE
PACT05/P/E/JP	"Automatic Reconfiguration"	0 947 049	0 947 049	22.12.1997	GB
PACT05/P/JP	"Automatic Reconfiguration"	01 113 330.3-2211		22.12.1997	JP
PACT05/US	"Automatic Reconfiguration"	10-530447	3 863 190	22.12.1997	JP
PACT05/US-CON	"Automatic Reconfiguration"	08/945.998	6,021,490	08.10.1997	US
PACT06	"Cluster-Addressing"	09/494.567	7,174,443	31.01.2000	US
PACT06/US	"Cluster-Addressing"	197 04 044.6-53		04.02.1997	DE
PACT07/P/E/DE	"Global Bus System"	08/946.999	6,038,550	08.10.1997	US
PACT07/P/E/JP	"Global Bus System"	598 10 469.0-08	598 10 469	11.02.1998	DE
PACT07/P/JP	"Global Bus System"	03 021 585.9-1233		11.02.1998	JP
PACT07/P/US	"Global Bus System"	1998-533579	3 894 957	11.02.1998	JP
PACT07/P/US-CON	"Global Bus System"	09/145.139	6,405,299	11.02.1998	US
PACT07/P/US-CON	"Global Bus System"	10/116.985	7,010,667	05.04.2002	US

'ACT08/PIE/DE	"Control Flow Handling"	598 12 895 6-08	598 12 895	07.02.1998 DE
'ACT08/PIE/GB	"Control Flow Handling"	0 961 980	0 961 980	07.02.1998 GB
'ACT08/PIE/JP	"Control Flow Handling"	05 008 631 3-2211		07.02.1998 JP
'ACT08/PIE/DE	"Control Flow Handling"	10-533663	4 146 519	07.02.1998 DE
'ACT08/PIE/GB	"Test and Redundancy"	598 04 464 7-08	598 04 464	15.12.1998 GB
'ACT08/PIE/JP	"Test and Redundancy"	1 040 420	1 040 420	15.12.1998 JP
'ACT08/PIE/DE	"Test and Redundancy"	598 11 877 2-08	598 11 877	15.12.1998 DE
'ACT08/PIE/GB	"Test and Redundancy"	1 199 726	1 199 726	15.12.1998 GB
'ACT08/PIE/JP	"Test and Redundancy"	2000-525816	4 215 393	15.12.1998 JP
'ACT08/PIE/DE	"Test and Redundancy"	09/598 926	6 697 979	16.12.1998 DE
'ACT08/PIE/GB	"Test and Redundancy"	10/757 900		16.12.1998 GB
'ACT08/PIE/JP	"Reconfiguration Control"	599 01 447 4-08	599 01 447	25.02.1998 JP
'ACT08/PIE/DE	"Reconfiguration Control"	1 067 117	1 067 117	25.02.1998 DE
'ACT08/PIE/GB	"Reconfiguration Control"	01 120 085 3-2201		25.02.1998 GB
'ACT08/PIE/JP	"Reconfiguration Control"	2000-533629	4 215 394	25.02.1998 JP
'ACT08/PIE/DE	"Reconfiguration Control"	09/623 052	6 480 937	25.02.1998 DE
'ACT08/PIE/GB	"Reconfiguration Control"	10/191 926	6 687 788	25.02.1998 GB
'ACT08/PIE/JP	"Reconfiguration Control"	10/784 159	6 990 555	25.02.1998 JP
'ACT08/PIE/DE	"Reconfiguration Control"	599 01 446 6-08	599 01 446	25.02.1998 DE
'ACT08/PIE/GB	"Reconfiguration Control"	1 057 102	1 057 102	25.02.1998 GB
'ACT08/PIE/JP	"Reconfiguration Control"	2000-533804		25.02.1998 JP
'ACT08/PIE/DE	"Reconfiguration Control"	09/623 113	6 571 381	25.02.1998 DE
'ACT08/PIE/GB	"Compiler"	02 774 585 0-1243		16.08.2002 GB
'ACT08/PIE/JP	"Compiler"	2003-521938		16.08.2002 JP
'ACT08/PIE/DE	"Compiler"	10/486 771		16.08.2002 DE
'ACT08/PIE/GB	"Compiler"	09/967 847	7 210 128	28.09.2001 GB
'ACT08/PIE/JP	"Programming Models"	00 943 684 1-2201		13.06.2000 JP
'ACT08/PIE/DE	"Programming Models"	2001-503096		13.06.2000 DE
'ACT08/PIE/GB	"Programming Models"	10/009 049		29.05.2002 GB
'ACT08/PIE/JP	"Cell Design"	01 969 493 4-2201		24.07.2001 JP
'ACT08/PIE/DE	"IO-System"	02 727 358 0-2211		05.03.2002 DE
'ACT08/PIE/GB	"IO-System"	2002-570103		05.03.2002 GB
'ACT08/PIE/JP	"IO-System"	10/471 081		05.03.2002 JP
'ACT08/PIE/DE	"Data Transfer Protocols"	103 90 689 4		18.02.2003 DE
'ACT08/PIE/GB	"Data Transfer Protocols"	503 10 198 2-08	503 10 198	18.02.2003 GB
'ACT08/PIE/JP	"Data Transfer Protocols"	1 514 193	1 514 193	18.02.2003 JP
'ACT08/PIE/DE	"Data Transfer Protocols"	1 514 193	1 514 193	18.02.2003 DE
'ACT08/PIE/GB	"Data Transfer Protocols"	08 009 003 8-1243		18.02.2003 GB
'ACT08/PIE/JP	"Data Transfer Protocols"	10/504 684		18.02.2003 JP
'ACT08/PIE/DE	"Reconfiguration Protocol"	01 984 500 7-2211		13.06.2001 DE
'ACT08/PIE/GB	"Reconfiguration Protocol"	2002-517618		13.06.2001 GB

ACT17/PI/US	"Reconfiguration Protocol"	10/297,969	7,003,660	13.06.2001	US
ACT17/PI/US-Con	"Reconfiguration Protocol"	11/122,500		04.05.2005	US
ACT18/PI/EP	"Time Stamp Protocol"	02 712 937 8-1243		05.03.2002	EP
ACT18/PI/JP-1	"Time Stamp Protocol"	2008-249099		05.03.2002	JP
ACT18/PI/JP-2	"Time Stamp Protocol"	2008-249106		05.03.2002	JP
ACT18/PI/JP-3	"Time Stamp Protocol"	2008-249112		05.03.2002	JP
ACT18/PI/JP-4	"Time Stamp Protocol"	2008-249115		05.03.2002	JP
ACT18/PI/JP-5	"Time Stamp Protocol"	2008-249116		05.03.2002	JP
ACT18/PI/US	"Time Stamp Protocol"	10/469,910		05.03.2002	US
ACT18/PI/US-Con	"Time Stamp Protocol"	12/389,116		20.02.2009	US
ACT19/PI/EP	"Reconfigurable Processor"	03 706 240 3-2211		20.01.2003	EP
ACT19/PI/US	"Reconfigurable Processor"	10/501,845		20.01.2003	US
ACT20/PI/EP	"Vector Compiler"	02 780 770 0-2203		20.06.2002	EP
ACT20/PI/JP	"Vector Compiler"	2003-505782		20.06.2002	JP
ACT21/PI/DE	"Debugger"	10/480,003		20.06.2002	US
ACT21/PI/EP	"Debugger"	502 10 212 8-08	502 10 212	03.09.2002	DE
ACT21/PI/GB	"Debugger"	1 449 083	1 449 083	03.09.2002	GB
ACT21/PI/US	"Debugger"	10/487,587	7,480,826	03.09.2002	US
ACT21/PI/US-Con	"Debugger"	12/354,590		03.09.2002	US
ACT21/US	"Debugger"	09/867,497	7,266,725	28.09.2001	US
ACT21/US-Con	"Debugger"	11/890,094		03.08.2007	US
ACT22a1/PI/EP	"XPP Processor"	01 996 361 2-2215		08.10.2001	EP
ACT22a1/PI/EP-1	"XPP Processor"	07 005 683 2-2215		08.10.2001	EP
ACT22a1/PI/JP	"XPP Processor"	2002-533102		08.10.2001	JP
ACT23/TOPO/DE	"Topography"	200 75 041 0	200 75 041	29.08.2000	DE
ACT23/TOPO/FR	"Topography"	001771PS00	001771PS00	10.10.2000	FR
ACT25/PI/EP	"Dyn. Execution / Power Save"	02 724 198 3-1245		05.03.2002	EP
ACT25/PI/JP	"Dyn. Execution / Power Save"	2002-570052	4 011 488	05.03.2002	JP
ACT25/PI/US	"Dyn. Execution / Power Save"	10/469,909	7,444,531	05.03.2002	US
ACT25/PI/US-Con	"Dyn. Execution / Power Save"	12/257,075		05.03.2002	US
ACT27/PI/US	"Compiler Integration"	10/501,903		20.01.2003	US
ACT28/PI/US	"Reconfigurable System"	10/487,691		09.09.2002	US
ACT29/PI/EP	"Processor Coupling"	03 720 231 4-2211		21.03.2003	EP
ACT29/PI/US	"Processor Coupling"	10/508,559		21.03.2003	US
ACT30/PI/EP	"Diverse Optimizations"	03 784 053 5-2211		24.07.2003	EP
ACT30/PI/JP	"Diverse Optimizations"	2005-506110		24.07.2003	JP
ACT30/PI/US	"Diverse Optimizations"	10/523,764		24.07.2003	US
ACT31/PI/EP	"RAM over PAE"	02 791 644 4-2211		19.09.2002	EP
ACT31/PI/JP	"RAM over PAE"	2003-538928		19.09.2002	JP
ACT31/PI/US	"RAM over PAE"	10/490,981		18.03.2004	US
ACT32/PI/EP	"Router"	02 777 144 3-2211		18.09.2002	EP

3ACT32/P/US	"Router"	10/490,079	7,434,191	18.09.2002	US
3ACT32/P/US-Con	"Router"	12/247,076		07.10.2008	US
3ACT33/P/EP	"Diverse Optimizations II"	03.776.856.1-2224		23.07.2003	EP
3ACT33/P/US	"Diverse Optimizations II"	10/523,753		23.07.2003	US
3ACT34/P/EP	"Sequencer"	03.782.172.5-2211		08.09.2003	EP
3ACT34/P/JP	"Sequencer"	2004-545763		08.09.2003	JP
3ACT34/P/US	"Sequencer"	10/526,595	7,394,284	08.09.2003	US
3ACT34/P/US-Con	"Sequencer"	12/082,073		04.07.2008	US
3ACT37	"Reconfigurable Analog Device"	102.43.322.4-09	102.43.322	18.09.2002	DE
3ACT45/P/EP	"C-Compiler"	04.763.004.1-2211		17.05.2004	EP
3ACT45/P/US	"C-Compiler"	10/561,135		17.06.2004	US
3ACT48/P/EP	"XPP III / Architecture"	04.803.091.0-2211		30.08.2004	EP
3ACT48/P/JP	"XPP III / Architecture"	2006-524345		30.08.2004	JP
3ACT48/P/US	"XPP III / Architecture"	10/570,173		30.08.2004	US
3ACT48/P/US-Con	"XPP III / Architecture"	12/258,100		30.08.2004	US
3ACT48/P/US-Con	"XPP III / Architecture"	12/389,274		30.08.2004	US
3ACT50/P/DE	"XPP-coupling II"	11.2004.000.026.2		05.04.2004	DE
3ACT50/P/EP	"XPP-coupling II"	04.725.695.3-2211		05.04.2004	EP
3ACT50/P/JP	"XPP-coupling II"	2006-505004		05.04.2004	JP
3ACT50/P/US	"XPP-coupling II"	10/551,891		05.04.2004	US
3ACT52	"Power Optimizations"	103.57.284.8-55		05.12.2003	DE
3ACT62/P/EP	"Function PAE"	05.706.669.6-2211		06.02.2006	EP
3ACT62/P/JP	"Function PAE"	2007-563552		06.02.2006	JP
3ACT67/P/EP	"EDA Tool-Chain"	07.702.634.8-2211		17.01.2007	EP
3ACT67/P/JP	"EDA Tool-Chain"	2008-550680		17.01.2007	JP
3ACT69/P/CTD	"Floating-Point"	PCT/DE.2008/001892		17.11.2008	PCT
3ACT70/P/CTD	"Object Code Compatibility"	PCT/DE.2008/001971		28.11.2008	PCT
3ACT71/P/CTE	"Function Calls"	PCT/EP.2008/010392		08.12.2008	PCT

8

Patent-Übertragungsvertrag

=====

zwischen

PACT XPP Technologies AG,
Muthmannstraße 1, D-80939 München

-- im folgenden "PACT" --

und

1. Herrn Thomas Richter, Altenhof 25, 04703 Bockelwitz
2. Frau Maren Krass

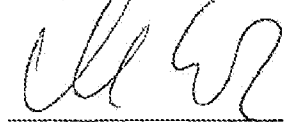
-- im folgenden zusammen "Erwerber" --

1. PACT überträgt hiermit ihre in der **Anlage** unter den Buchstaben B und C aufgeführten Patente (d. h. die Rechte aus diesen erteilten Patenten) und Patentanmeldungen (d. h. die Ansprüche auf die Erteilung der betreffenden Patente) auf die Erwerber in Gemeinschaft nach Bruchteilen gemäß §§ 741 ff. BGB.
2. PACT wird auf Wunsch der Erwerber, die von Herrn Götz Gleichmann (Geschäftsanschrift: Rothenbaumchaussee 54, 20148 Hamburg) vertreten werden, unverzüglich die zur Umschreibung der Patentanmeldungen und Patente bei den zuständigen Patentämtern erforderlichen Anträge, Bewilligungen oder Erklärungen auf eigene Kosten vorbereiten und durchführen. Die Erwerber bevollmächtigen hiermit Herrn Götz Gleichmann für die Stellung und Fertigung derartiger Anträge, Bewilligungen oder Erklärungen.
3. Werden die Patente und Patentanmeldungen auf PACT zurückübertragen und ist eine Anmeldung bei den zuständigen Patentämtern gemäß Ziffer 2 erfolgt, sind die Erwerber verpflichtet, auf Anforderung von PACT unverzüglich die für die erneute Umschreibung der Patente und Patentanmeldungen erforderlichen Anträge, Bewilligungen oder Erklärungen gegenüber den zuständigen Patentämtern abzugeben; sie werden dabei wiederum durch Herrn Götz Gleichmann vertreten, der hiermit entsprechend bevollmächtigt ist.

Patent-Übertragungsvertrag-I - 26.06.09-clear version-1.doc - 2009-06-26

4. PACT verpflichtet sich, alle zur Aufrechterhaltung der Patente und zur erfolgreichen Durchführung der Patentanmeldung erforderlichen Maßnahmen, insbesondere die Zahlung der erforderlichen Gebühren, vorzunehmen. PACT sichert zu, daß die Patente und Patentanmeldungen ihr zustehen und frei von Rechten Dritter sind.

Caputius, den 26.06. 2009



PACT XPP Technologies GmbH

_____, den _____, 2009

Thomas Richter

_____, den _____, 2009

Frau Maren Krass

ACT - Alle lebenden Schutzrechte Stand: 25. Juni 2009

A) Patente in XILINX Litigation

Internes Zeichen	Kennwort	Aktenzeichen	Schutzrechtsnummer	Anmeldetag	Land
ACT01/US	"Datenfußprozessor"	08/544,435	5,943,242	17.11.1996	US
ACT01/US-Con	"Data Flow Processor"	09/290,342	6,859,869	12.04.1999	US
ACT02/PIUS-Con	"Reconfigurable Element"	10/156,397	7,237,087	28.05.2002	US
ACT02/PIUS-Confl	"Reconfigurable Element"	09/329,132	6,728,871	09.06.1999	US
ACT03/PIUS	"Memory System"	09/335,974	6,338,106	21.12.1997	US
ACT03/PIUS-Con	"Memory System"	09/015,213	6,513,077	21.12.1997	US
ACT03/US (erste)	"Memory System"	08/947,254	6,119,181	08.10.1997	US
ACT03/US (erste) Re-Examination	"Memory System"	08/947,254 und 90/010,450	6,119,181	08.10.1997	US
ACT04/US	"Processor Model"	08/947,002	6,088,795	08.10.1997	US
ACT04/US-Con-II	"Processor Model"	10/255,846	7,028,107	07.10.2002	US
ACT08/PIUS	"Control Flow Handling"	09/537,932	6,528,520	07.02.1998	US
ACT08/PIUS-Con	"Control Flow Handling"	09/369,653	6,542,998	05.08.1999	US

B) US-Familien 1, 2, 3, 4, 8, 22, 34, 48, 67 - XILINX Pipeline-Claims & eventuell benötigt f. XILINX Litigation

Internes Zeichen	Kennwort	Aktenzeichen	Schutzrechtsnummer	Anmeldetag	Land
ACT02/PIUS	"Reconfigurable Element"	08/946,810	6,425,068	08.10.1997	US
ACT02/PIUS-Confl	"Reconfigurable Element"	10/791,501		09.12.1996	US
ACT02/PIUS-ConV	"Reconfigurable Element"	11/820,780		19.06.2007	US
ACT02/PIUS-ConV	"Reconfigurable Element"	2/368,709		10.02.2009	US
ACT03/PIUS-Confl	"Memory System"	10/304,252	6,721,830	26.11.2002	US
ACT03/PIUS-Confl	"Memory System"	10/792,168	7,243,176	02.03.2004	US
ACT03/PIUS-ConV	"Memory System"	11/820,943	7,337,249	23.07.2007	US
ACT03/PIUS-ConV	"Memory System"	12/008,543		10.01.2008	US
ACT04/US-Con	"Processor Model"	09/613,217	6,477,843	10.07.2000	US
ACT04/US-Confl	"Processor Model"	11/246,617		07.10.2002	US
ACT04/US-ConV	"Processor Model"	12/367,055		06.02.2009	US
ACT04/US-ConV	"Processor Model"	12/389,155		20.02.2009	US
ACT08/PIUS-Confl	"Control Flow Handling"	10/373,595	6,968,452	24.02.2003	US
ACT08/PIUS-Confl	"Control Flow Handling"	10/379,403	7,035,036	04.03.2003	US
ACT08/US	"Control Flow Handling"	08/946,812	6,081,903	08.10.1997	US
ACT08/US-Reissue	"Control Flow Handling"	12/109,280		24.04.2008	US
ACT22a/PIUS	"XPP Processor"	10/398,546		08.10.2001	US
ACT22a/PIUS-Con	"XPP Processor"	12/371,040		13.02.2008	US
ACT34/PIUS	"Sequencer"	10/526,595	7,394,284	08.09.2003	US

PACT134/P/US-Con	"Sequencer"	12/082 073		04.07.2008	US
PACT148/P/US	"XPP III / Architecture"	10/570 173		30.08.2004	US
PACT148/P/US-Con	"XPP III / Architecture"	12/258 100		30.08.2004	US
PACT148/P/US-Conl	"XPP III / Architecture"	12/389 274		30.08.2004	US
PACT162/P/US	"Function PAE"	11/883 670		06.02.2006	US
PACT167/P/US	"EDA Tool-Chain"	12/087 916		17.01.2007	US

2) Restliche Familien / Familienmitglieder

Internes Zeichen	Kenntwort	Aktenzeichen	Schutzrechtsnummer	Anmeldetag	Land
PACT01	"Datenflußprozessor"	P 44 16 881 0-53	44 16 881	13.05.1994	DE
PACT01b	"Datenflußprozessor"	P 44 47 706 6-09	44 47 706	13.05.1994	DE
PACT01c	"Datenflußprozessor"	P 44 47 707 4-09	44 47 707	13.05.1994	DE
PACT02/P/E/DE	"Reconfigurable Element"	597 10 383 6-08	597 10 383	09.12.1997	DE
PACT02/P/E/GB	"Reconfigurable Element"	0 943 129	0 943 129	09.12.1997	GB
PACT02/P/E/JP	"Reconfigurable Element"	02 028 401 4-2211		09.12.1997	JP
PACT02/P/JP	"Reconfigurable Element"	10-524938	3 963 957	09.12.1997	JP
PACT02/P/JP-Con	"Reconfigurable Element"	2007-54896		09.12.1997	JP
PACT03/P/E/DE	"Memory System"	597 10 354 2-08	597 10 354	21.12.1997	DE
PACT03/P/E/GB	"Memory System"	0 951 682	0 951 682	21.12.1997	GB
PACT03/P/E/JP	"Memory System"	03 008 165 7-2211		21.12.1997	JP
PACT03/P/JP	"Memory System"	1998-527076		21.12.1997	JP
PACT04/P/E/DE	"Processor Model"	597 10 317 8-08	597 10 317 8-08	22.12.1997	DE
PACT04/P/E/GB	"Processor Model"	0 948 842	0 948 842	22.12.1997	GB
PACT04/P/E/JP	"Processor Model"	03 008 161 6-2211		22.12.1997	JP
PACT04/P/JP	"Processor Model"	1998-529538	3 961 028	22.12.1997	JP
PACT04/P/JP-Con	"Processor Model"	2007-54902		22.12.1997	JP
PACT05/P/E/DE	"Automatic Reconfiguration"	597 06 462 8-08	597 06 462	22.12.1997	DE
PACT05/P/E/GB	"Automatic Reconfiguration"	0 947 049	0 947 049	22.12.1997	GB
PACT05/P/E/JP	"Automatic Reconfiguration"	01 113 330 3-2211		22.12.1997	JP
PACT05/P/JP	"Automatic Reconfiguration"	10-530447	3 863 190	22.12.1997	JP
PACT05/US	"Automatic Reconfiguration"	08/946 996	6 021 490	08.10.1997	US
PACT05/US-CON	"Automatic Reconfiguration"	09/494 567	7 174 443	31.01.2000	US
PACT06	"Cluster-Addressing"	197 04 044 6-53		04.02.1997	DE
PACT06/US	"Cluster-Addressing"	08/946 999	6 038 650	08.10.1997	US
PACT07/P/E/DE	"Global Bus System"	598 10 459 0-08	598 10 459	11.02.1998	DE
PACT07/P/E/JP	"Global Bus System"	03 021 586 9-1233		11.02.1998	JP
PACT07/P/JP	"Global Bus System"	1998-633579	3 894 957	11.02.1998	JP
PACT07/P/US	"Global Bus System"	09/145 139	6 405 299	11.02.1998	US
PACT07/P/US-CON	"Global Bus System"	10/116 986	7 010 667	05.04.2002	US

"ACT08/P/E/DE	"Control Flow Handling"	598 12 895.6-08	598 12 895	07.02.1998	DE
"ACT08/P/E/GB	"Control Flow Handling"	0 961 980	0 961 980	07.02.1998	GB
"ACT08/P/E/JP	"Control Flow Handling"	05 008 631.3-2211		07.02.1998	JP
"ACT08/P/E/DE	"Test and Redundancy"	10-533563	4 146 519	15.12.1998	DE
"ACT08/P/E/GB	"Test and Redundancy"	598 04 464.7-08	598 04 464	15.12.1998	GB
"ACT08/P/E/DE	"Test and Redundancy"	1 040 420	1 040 420	15.12.1998	DE
"ACT08/P/E/GB	"Test and Redundancy"	598 11 877.2-08	598 11 877	15.12.1998	GB
"ACT08/P/E/DE	"Test and Redundancy"	1 199 726	1 199 726	15.12.1998	DE
"ACT08/P/E/GB	"Test and Redundancy"	2000-525816	4 215 393	15.12.1998	GB
"ACT08/P/E/DE	"Test and Redundancy"	09/598,926	6,597,979	15.12.1998	DE
"ACT08/P/E/GB	"Test and Redundancy"	10767,900		15.12.1998	GB
"ACT08/P/E/DE	"Reconfiguration Control"	599 01 447.4-08	599 01 447	25.02.1999	DE
"ACT08/P/E/GB	"Reconfiguration Control"	1 057 117	1 057 117	25.02.1999	GB
"ACT08/P/E/JP	"Reconfiguration Control"	01 120 095.3-2201		25.02.1999	JP
"ACT08/P/E/DE	"Reconfiguration Control"	2000-533829	4 215 394	25.02.1999	DE
"ACT08/P/E/GB	"Reconfiguration Control"	09/623,052	6,480,937	25.02.1999	GB
"ACT08/P/E/DE	"Reconfiguration Control"	10/191,926	6,687,786	25.02.1999	DE
"ACT08/P/E/GB	"Reconfiguration Control"	10764,159	6,990,555	25.02.1999	GB
"ACT08/P/E/DE	"Reconfiguration Control"	599 01 446.6-08	599 01 446	25.02.1999	DE
"ACT08/P/E/GB	"Reconfiguration Control"	1 057 102	1 057 102	25.02.1999	GB
"ACT08/P/E/DE	"Reconfiguration Control"	2000-533804		25.02.1999	DE
"ACT08/P/E/GB	"Reconfiguration Control"	09/623,113	6,571,381	25.02.1999	GB
"ACT08/P/E/JP	"Compiler"	02 774 585.0-1243		16.08.2002	JP
"ACT08/P/E/DE	"Compiler"	2003-521938		16.08.2002	DE
"ACT08/P/E/GB	"Compiler"	10/486,771		16.08.2002	GB
"ACT08/P/E/DE	"Compiler"	09/967,847	7,210,129	28.09.2001	DE
"ACT08/P/E/JP	"Programming Models"	00 943 684.1-2201		13.06.2000	JP
"ACT08/P/E/GB	"Programming Models"	2001-503066		29.05.2002	GB
"ACT08/P/E/DE	"Cell Design"	10/009,649		24.07.2001	DE
"ACT08/P/E/JP	"IO-System"	01 969 493.4-2201		05.03.2002	JP
"ACT08/P/E/GB	"IO-System"	02 727 358.0-2211		05.03.2002	GB
"ACT08/P/E/DE	"IO-System"	2002-570103		05.03.2002	DE
"ACT08/P/E/JP	"Data Transfer Protocols"	10/471,061		16.02.2003	JP
"ACT08/P/E/GB	"Data Transfer Protocols"	103 90 689.4	503 10 198	18.02.2003	GB
"ACT08/P/E/DE	"Data Transfer Protocols"	503 10 196.2-08	1 514 193	18.02.2003	DE
"ACT08/P/E/JP	"Data Transfer Protocols"	1 514 193	1 514 193	18.02.2003	JP
"ACT08/P/E/GB	"Data Transfer Protocols"	1 514 193	1 514 193	18.02.2003	GB
"ACT08/P/E/DE	"Data Transfer Protocols"	08 009 003.8-1243		18.02.2003	DE
"ACT08/P/E/JP	"Data Transfer Protocols"	10/504,684		18.02.2003	JP
"ACT08/P/E/GB	"Reconfiguration Protocol"	01 984 500.7-2211		13.06.2001	GB
"ACT08/P/E/DE	"Reconfiguration Protocol"	2002-517618		13.06.2001	DE

PACT17/P/US	"Reconfiguration Protocol"	10/297,959	7,003,660	13.06.2001	US
PACT17/P/US-Con	"Reconfiguration Protocol"	11/122,500		04.05.2005	US
PACT18/P/EP	"Time Stamp Protocol"	02 712 937.8-1243		05.03.2002	EP
PACT18/P/JP-1	"Time Stamp Protocol"	2008-249099		05.03.2002	JP
PACT18/P/JP-2	"Time Stamp Protocol"	2008-249106		05.03.2002	JP
PACT18/P/JP-3	"Time Stamp Protocol"	2008-249112		05.03.2002	JP
PACT18/P/JP-4	"Time Stamp Protocol"	2008-249115		05.03.2002	JP
PACT18/P/JP-6	"Time Stamp Protocol"	2008-249116		05.03.2002	JP
PACT18/P/US	"Time Stamp Protocol"	10/469,910		05.03.2002	US
PACT18/P/US-Con	"Time Stamp Protocol"	12/389,116		20.02.2009	US
PACT19/PEP	"Reconfigurable Processor"	03 706 240.3-2211		20.01.2003	EP
PACT19/P/US	"Reconfigurable Processor"	10/501,845		20.01.2003	US
PACT20/P/EP	"Vector Compiler"	02 780 770.0-2203		20.06.2002	EP
PACT20/P/JP	"Vector Compiler"	2003-505/82		20.06.2002	JP
PACT20/P/US	"Vector Compiler"	10/480,003		20.06.2002	US
PACT21/P/DE	"Debugger"	502 10 212.8-08	502 10 212	03.09.2002	DE
PACT21/P/GB	"Debugger"	1 449 083	1 449 083	03.09.2002	GB
PACT21/P/US	"Debugger"	10/487,687	7,480,825	03.09.2002	US
PACT21/P/US-Con	"Debugger"	12/354,590		03.09.2002	US
PACT21/US	"Debugger"	09/967,497	7,266,725	28.09.2001	US
PACT21/US-Con	"Debugger"	11/890,094		03.08.2007	US
PACT22a/PEP	"XPP Processor"	01 985 361.2-2215		08.10.2001	EP
PACT22a/PEP-1	"XPP Processor"	07 006 683.2-2215		08.10.2001	EP
PACT22a/PEP-2	"XPP Processor"	2002-533102		08.10.2001	JP
PACT23/TOPO/DE	"Topography"	200 75 041.0	200 75 041	29.09.2000	DE
PACT23/TOPO/FR	"Topography"	0017TPS00	0017TPS00	10.10.2000	FR
PACT25/P/EP	"Dyn. Execution / Power Save"	02 724 198.3-1245		05.03.2002	EP
PACT25/P/JP	"Dyn. Execution / Power Save"	2002.570052	4 011 488	05.03.2002	JP
PACT25/P/US	"Dyn. Execution / Power Save"	10/469,909	7,444,531	05.03.2002	US
PACT25/P/US-Con	"Dyn. Execution / Power Save"	12/257,075		05.03.2002	US
PACT27/P/US	"Compiler Integration"	10/501,903		20.01.2003	US
PACT28/P/US	"Reconfigurable System"	10/487,681		09.09.2002	US
PACT29/P/EP	"Processor Coupling"	03 720 231.4-2211		21.03.2003	EP
PACT30/P/EP	"Diverse Optimizations"	03 784 053.5-2211		21.03.2003	US
PACT30/P/JP	"Diverse Optimizations"	2005-506110		24.07.2003	EP
PACT30/P/US	"Diverse Optimizations"	10/523,764		24.07.2003	JP
PACT31/P/EP	"RAM over PAE"	02 791 644.4-2211		19.09.2002	EP
PACT31/P/JP	"RAM over PAE"	2003-538928		19.09.2002	JP
PACT31/P/US	"RAM over PAE"	10/490,081		18.03.2004	US
PACT32/P/EP	"Router"	02 777 144.3-2211		18.09.2002	EP

PACT32/P/US	"Router"	10/490,079	7,434,191	18.09.2002	US
PACT32/P/US-Con	"Router"	12/247,076		07.10.2008	US
PACT33/P/EP	"Diverse Optimizations II"	03.776.856.1-2224		23.07.2003	EP
PACT33/P/US	"Diverse Optimizations II"	10/523,763		23.07.2003	US
PACT34/P/EP	"Sequencer"	03.782.172.5-2211		08.09.2003	EP
PACT34/P/JP	"Sequencer"	2004-545763		08.09.2003	JP
PACT34/P/US	"Sequencer"	10/526,586	7,394,284	08.09.2003	US
PACT34/P/US-Con	"Sequencer"	12/082,073		04.07.2008	US
PACT37	"Reconfigurable Analog Device"	102.43.322.4-09	102.43.322	18.09.2002	DE
PACT45/P/EP	"C-Compiler"	04.763.004.1-2211		17.06.2004	EP
PACT45/P/US	"C-Compiler"	10/661,135		17.06.2004	US
PACT48/P/EP	"XPP III / Architecture"	04.803.091.0-2211		30.08.2004	EP
PACT48/P/JP	"XPP III / Architecture"	2006-524345		30.08.2004	JP
PACT48/P/US	"XPP III / Architecture"	10/570,173		30.08.2004	US
PACT48/P/US-Con	"XPP III / Architecture"	12/258,100		30.08.2004	US
PACT48/P/US-Conl	"XPP III / Architecture"	12/389,274		30.08.2004	US
PACT50/P/DE	"XPP-coupling III"	11.2004.000.026.2		05.04.2004	DE
PACT50/P/EP	"XPP-coupling III"	04.725.695.3-2211		05.04.2004	EP
PACT50/P/JP	"XPP-coupling III"	2006-505004		05.04.2004	JP
PACT50/P/US	"XPP-coupling III"	10/551,891		05.04.2004	US
PACT52	"Power Optimizations"	103.57.284.8-55		05.12.2003	DE
PACT62/P/EP	"Function PAE"	06.706.669.6-2211		05.02.2006	EP
PACT62/P/JP	"Function PAE"	2007-553552		06.02.2006	JP
PACT67/P/EP	"EDA Tool-Chain"	07.702.834.8-2211		17.01.2007	EP
PACT67/P/JP	"EDA Tool-Chain"	2008-550680		17.01.2007	JP
PACT69/PCTD	"Floating-Point"	PCT/DE 2008/001692		17.11.2008	PCT
PACT70/PCTD	"Object Code Compatibility"	PCT/DE 2008/001971		28.11.2008	PCT
PACT71/PCTE	"Function Calls"	PCT/EP 2008/010392		08.12.2008	PCT

2

Loan Agreement

between

PACT XPP Technologies AG,
Muthmannstraße 1, D-80939 Munich

hereafter referred to as the "borrower" or "PACT"

and the lenders

1. Mr. Thomas Richter, Altenhof 25, 04703 Bockelwitz
2. Ms. Maren Krass

hereafter collectively referred to as the "lenders"

Preliminary Note

The lenders have declared themselves willing to cover the financial needs of PACT up to a maximum amount of [REDACTED] until the current negotiations with the U.S. company Rambus (hereafter referred to as "Rambus") concerning, among other matters, the purchase of PACT patents are completed.

Section 1

Loan

- (1) The lenders shall grant legally independent loans to PACT, the total sum of which amounts to [REDACTED] at maximum. Accordingly, the lenders in relation to PACT are neither joint and several debtors nor joint and several creditors. However, the two loan agreements shall be effective in combination only if the present agreement document and the prepared copies have been signed by PACT and the two lenders. The lenders shall hold the securities assigned to them according to Section 5 in a community by undivided shares according to German civil law, §§ 741ff BGB.

- (2) The maximum sum of loan and the single disbursements (tranches) according to Section 2 shall be divided among the lenders as follows:

- Mr. Richter: 50%
- Ms. Krass: 50%

Accordingly, Mr. Richter shall grant a loan of [REDACTED] at maximum and Ms. Krass of [REDACTED] at maximum.

Section 2 Disbursement

- (1) The total loan shall be disbursed to PACT in partial amounts (tranches) according to its financial need. The financial requirements shall be determined on the basis of the financial plan appended as Annex 1. Each lender is obliged to transfer the amount allotted to her/him as her/his loan contribution according to Section 1, Paragraph 2, to the following account of PACT, in which context receipt of the transfer order at lender's credit institution is of importance:

Account No. 44 20 20 26
BLZ 65 190 000
Bank: Volksbank Karlsruhe

- (2) The first tranche in an amount of €[REDACTED] (covering the financial requirements until end of July 2009) must be transferred three days after signing the present agreement (combining two separate, legally independent loan contracts). The second tranche in an amount of up to €[REDACTED] is due when a letter of intent or a similar declaration by Rambus concerning the purchase of patents from PACT (and optionally other assets as well, or integration of employees) is existing by the end of July 2009 and Rambus enters due diligence. The second tranche must be transferred five bank business days after the PACT board of management has communicated the occurrence of these events; upon request of one or more of the lenders, PACT is obliged to prove or substantiate the occurrence of these events in a suitable fashion. If one of said events does not occur, the total loan amount shall be limited to the tranche already having become due.

Section 3 Payments

As payment for granting the loan, the lenders shall receive an amount of 20% of the netto proceeds (without sales tax) achieved by PACT as a result of selling part or all of its patents or patent applications (and optionally other assets) to Rambus or other enterprises or persons less the total loan currency (of [REDACTED] at maximum). The proceeds sharing shall be divided among the lenders according to the proportions in accordance with Section 1, Paragraph 2. The shares of the proceeds must be disbursed to the lenders immediately after PACT has received the proceeds.

Section 4 Loan Period

- (1) The loans, including the proceeds sharing in accordance with Section 3, must be paid back after receipt of the purchase price for the patents and patent applications (and optionally other assets of PACT) paid by Rambus (or another purchaser). Independently, the loan can be denounced in writing with a deadline of one month, the first occasion being July 31, 2010.
- (2) By the end of the loan period, the loan currency, together with the payments according to Section 3, must be paid to the respective lender or to a person named by her/him in writing.

Section 5 Securities

- (1) To secure any claims by the lenders resulting from the two loan agreements, PACT hereby assigns to the lenders in a community by undivided shares according to German civil law, §§ 741ff BGB, those patents and patent applications not forming the subject matter of the legal dispute against Xilinx in the U.S.A.. These patents and patent applications are listed in Annex 2 under letters B and C; if particular PACT patents or patent applications not forming the subject matter of the legal dispute against Xilinx in the U.S.A. should not be listed in Annex 2 under letters B and C, they shall nevertheless be subject to assignment in accordance with phrase 1. The lenders are entitled to file the separately concluded Patent Assignment Contract of today together with signed requests with the relevant Patent Offices. Among the patents and patent applications assigned to the lenders, the lenders are obliged to reassign those immediately and free of charge of

which PACT substantiates by presenting a note of the attorneys in charge of the legal dispute against Xilinx that PACT's ownership is necessary for continuing the legal dispute against Xilinx.

- (2) PACT hereby pledges the patents and patent applications listed in Annex 2 under letters B and C to the lenders in a community by undivided shares according to German civil law, §§ 741ff BGB. Furthermore, PACT hereby pledges in the same way the patents and patent applications reassigned to PACT according to Paragraph 1, Phrase 4. Satisfaction of the lenders from the pledged patents and patent applications may proceed by selling the pledge without any enforceable legal document (by way of public auction or - with PACT's approval - sale by private contract).
- (3) With effectiveness of a purchase contract concerning part or all patents of PACT (and optionally other assets of PACT), the lenders are obliged to assign the patents assigned to the lenders for security to PACT or, according to PACT'S choice, to the purchaser if such a contract becomes effective prior to opening insolvency proceedings concerning the assets of PACT and if the purchase price is sufficient to satisfy the loans according to the present agreement and the payment according to Section 3. The liens established according to Paragraph 2 cease to exist when the lenders' claims resulting from the present agreement are completely satisfied.
- (4) The lenders are entitled to assign the patents assigned to the lenders for security to third parties. In this event it must be ensured that the reassignment obligation according to Paragraph 2 can be met.

Section 6 Final Provisions

- (1) If any provision of this agreement is invalid or impracticable in whole or part, or if a gap appears in this agreement, the validity of the remaining provisions of this Agreement shall remain unaffected thereby. Any invalid or impracticable provision shall be replaced and any gap shall be filled by such lawful and reasonable provision as most closely reflects the parties' intent and purpose, if they had considered the issue. If the invalidity or impracticability of a provision is due to the measure of performance or time (period or deadline) laid down therein, then such legally permissible measure is deemed to be agreed which comes closest to said provision.
- (2) Amendments and supplements of the present agreement must be made in writing.

Cupertino, June 26, 2009
(Signature)
PACT XPP Technologies AG

Altenhof, June 26, 2009
(Signature)
Thomas Richter

Zurich, June 26, 2009
(Signature)
Ms. Maren Krass

Certificate of Verification

I, Dr. Karlheinz Ernst Hückmann,

of

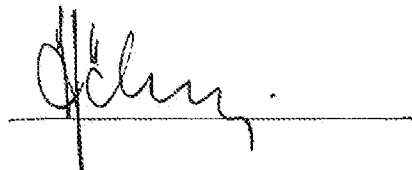
Hückmann & Partner
Fachübersetzungen - Patentübersetzungen

Talstraße 112
97318 Kitzingen, DE

declare as follows:

1. That I am well acquainted with both the English and German languages, and
2. That the attached document is a true and correct translation made by me to the best of my knowledge and belief of the Loan Agreement between PACT XPP Technologies AG and Mr. Thomas Richter / Ms. Maren Krass dated June 26, 2009.

Kitzingen, September 15, 2009

A handwritten signature in black ink, appearing to read 'Hückmann', is written over a horizontal line.

Dr. Karlheinz E. Hückmann

Patent Assignment Contract

between

PACT XPP Technologies AG,
Muthmannstraße 1, D-80939 Munich

hereafter referred to as "PACT"

and

1. Mr. Thomas Richter, Altenhof 25, 04703 Bockelwitz
2. Ms. Maren Krass

hereafter collectively referred to as the "purchasers"

1. PACT hereby assigns the patents (i.e. the rights resulting from these granted patents) and patent applications (i.e. claims concerning grant of the respective patents) listed in the Annex under letters B and C to the purchasers in a community by undivided shares according to German civil law, §§ 741ff BGB.
2. Upon request of the purchasers represented by Mr. Götz Gleichmann (business address: Rothenbaumchaussee 51, 20148 Hamburg), PACT at its own expense shall immediately prepare and perform the requests, approvals or declarations required for the transfer of the patent applications or patents with the relevant Patent Offices. The purchasers hereby authorize Mr. Götz Gleichmann to prepare and perform such requests, approvals or declarations.
3. In the event that patents and patent applications have been reassigned to PACT and filing with the relevant Patent Offices has been effected according to 2., the purchasers upon PACT's request are obliged to immediately file the requests, approvals or declarations required for retransfer of the patents and patent applications with the relevant Patent Offices. In this event as well, the purchasers shall be represented by Mr. Götz Gleichmann who is hereby appropriately authorized.

4. PACT promises to perform all measures required for maintenance of the patents and successful execution of the patent application, particularly payment of fees required in this context. PACT guarantees that the patents and patent applications are in PACT's possession and free of third parties' rights.

Cupertino, June 26, 2009

(Signature)

PACT XPP Technologies AG

Altenhof, June 26, 2009

(Signature)

Thomas Richter

Zurich, June 26, 2009

(Signature)

Ms. Maren Krass

Certificate of Verification

I, Dr. Karlheinz Ernst Hückmann,

of

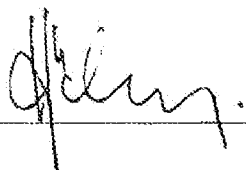
Hückmann & Partner
Fachübersetzungen - Patentübersetzungen

Talstraße 112
97318 Kitzingen, DE

declare as follows:

1. That I am well acquainted with both the English and German languages, and
2. That the attached document is a true and correct translation made by me to the best of my knowledge and belief of the Patent Assignment Contract between
PACT XPP Technologies AG and Mr. Thomas Richter / Ms. Maren Krass
dated June 26, 2009.

Kitzingen, September 15, 2009



Dr. Karlheinz E. Hückmann

ASSIGNMENT OF PATENTS AND APPLICATIONS

Whereas Mr. Thomas Richter of Altenhof 25B, Bockelwitz, Germany D-04703 and Ms. Maren Krass of Krahulstrasse 45, Zurich, Switzerland CH-8044 have previously acquired rights and interests to issued patents and pending applications, as designated by Appendix A attached hereto.

Whereas Mr. Thomas Richter and Ms. Maren Krass acquired said rights as per the Patent Assignment Contract executed June 26, 2009.

Whereas Mr. Thomas Richter and Ms. Maren Krass herein seek assignment back of all acquired rights to the issued patents and pending applications as designed in Appendix A by to PACT XPP TECHNOLOGIES AG.

For good and valuable consideration, the receipt and sufficiency of which is hereby acknowledged, I, Mr. Thomas Richter and Ms. Maren Krass, hereby:

- (a) Assign and transfer back to PACT XPP TECHNOLOGIES AG having a place of business at Walter-Gropius-Str. 15, 80807 Munich, Germany (hereinafter "ASSIGNEE"),: (1) the entire right, title and interest to (A) any and all Issued Patents and Pending Applications of Appendix A, (B) any Patent that may have been granted from any listed Pending Application of Appendix A after June, 26 2009, (D) any Patent Applications or subsequently issued Patents arising from (including any claim to priority), any and all of the Issued Patents and Pending Applications listed in Appendix A including but not limited to continuations, divisions, continuations-in-part, substitutes, reissues, reexaminations or extensions thereof, together with all priority rights and counterpart applications under any existing or future international patent conventions, agreements or treaties), and; (2) any rights to sue third parties for patent infringement (including but not limited to damages) accruing based on activities occurring prior to the execution date hereof.
- (b) Authorize and request ASSIGNEE's attorney to record this assignment or any other information necessary to perfect this assignment with corresponding Patent Office.

IN TESTIMONY WHEREOF, I Mr. Thomas Richter have executed this document on the date indicated below.

Signature

by power of authorization

Date

17/1/2014

IN TESTIMONY WHEREOF, I Ms. Maren Krass have executed this document on the date indicated below.

Signature

by power of authorization

Date

17/1/2014